



Guía de Ejercicios N° 6: Transistor TBJ

Constante	Valor
q	$1,602 \times 10^{-19} \text{ C}$
m_0	$9,109 \times 10^{-31} \text{ kg}$
k	$1,381 \times 10^{-23} \text{ J/K} = 8,617 \times 10^{-5} \text{ eV K}$
h	$6,626 \times 10^{-34} \text{ Js} = 4,136 \times 10^{-15} \text{ eV s}$
ϵ_0	$8,85 \times 10^{-12} \text{ F/m} = 88,5 \text{ fF/cm}$
$\epsilon_r(\text{Si})$	11,7
$\epsilon_r(\text{SiO}_2)$	3,9

Parte I: Parámetros y regímenes de operación

- ✓ 1. Para un transistor TBJ NPN operando en régimen directo se pide:
 - Indique las tensiones V_{BE} y V_{BC} para que se encuentre en dicho régimen.
 - Realice un diagrama de concentración de portadores y explique el efecto transistor, indicando las corrientes que circulan en cada zona del dispositivo.
 - Explique qué condiciones deben cumplir los dopajes y dimensiones del transistor para que aumente la ganancia de corriente β_F .
 - Explique brevemente el efecto Early utilizando el diagrama de concentración de portadores anterior.
- ✓ 2. Dado un transistor cuyos parámetros de fabricación son $N_{dE} = 7,5 \times 10^{18} \text{ cm}^{-3}$, $N_{aB} = 1 \times 10^{17} \text{ cm}^{-3}$, $N_{dC} = 1,5 \times 10^{16} \text{ cm}^{-3}$, $D_{pE} = 5 \text{ cm}^2/\text{s}$, $D_{nB} = 10 \text{ cm}^2/\text{s}$, $W_B = 300 \text{ nm}$, $W_E = 250 \text{ nm}$.
 - Halle el valor de la corriente de saturación I_S para un transistor construido en este proceso.
 - Halle el valor de β_F para un transistor construido con este proceso.
 - ¿Por qué para obtener un elevado valor de β_F se utilizan transistores NPN y no transistores PNP?
- ✓ 3. En la figura 1 se muestra un diagrama de concentraciones de portadores minoritarios para un transistor bipolar de juntura polarizado.
 - ¿Es un transistor NPN o PNP?
 - ¿En qué régimen está polarizado el transistor? ¿Cuál es la relación entre las tensiones V_{BE} y V_{BC} ?
 - Para este caso en particular, ¿la corriente es entrante o saliente?
 - Graficar el diagrama de concentraciones de portadores minoritarios para los otros regímenes.

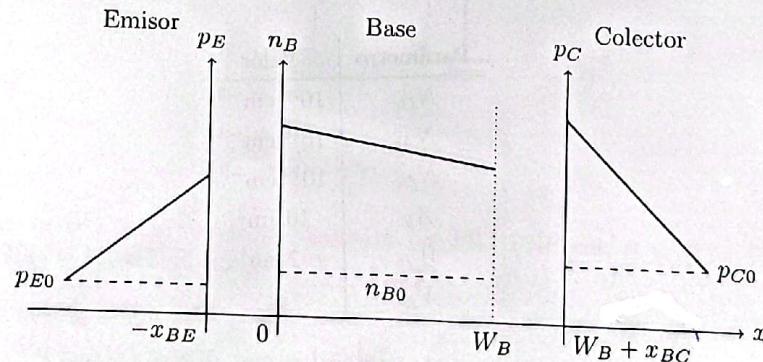


Figura 1



- ✓ 4. En la Fig. 2 se muestra un diagrama de concentraciones de portadores minoritarios para un transistor bipolar de juntura polarizado.
- ¿Es un transistor NPN o PNP?
 - ¿En qué régimen está polarizado el transistor? ¿Cuál es la relación entre las tensiones V_{BE} y V_{BC} ?
 - Para este caso en particular, ¿la corriente es entrante o saliente?
 - Graficar el diagrama de concentraciones de portadores minoritarios para los otros regímenes.

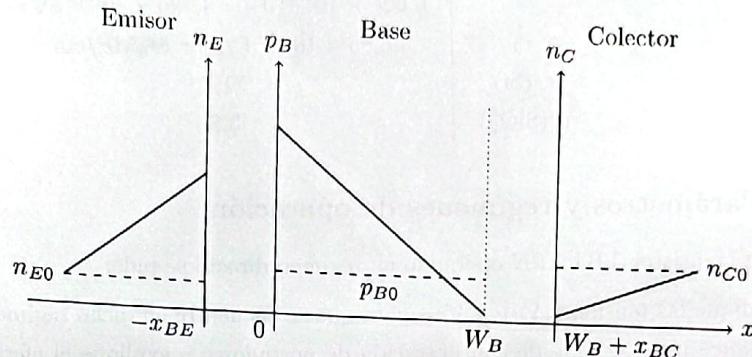


Figura 2

- ✓ 5. Se tiene un transistor TBJ NPN conectado como en la Fig. 3. Los parámetros del transistor se muestran en la tabla 1. Se sabe que V_{CC} tiene el valor suficiente como para que siempre se cumpla que $V_{BC} < 0$ V. Graficar el módulo de la corriente de colector en escala semilogarítmica en función de la tensión base-emisor ($0 < V_{BE} < 0,8$ V) para tres temperaturas: 300 K, 325 K y 350 K.

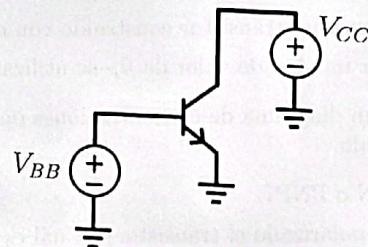


Figura 3

Parámetro	Valor
N_{Dc}	10^{18} cm^{-3}
N_{Ab}	10^{16} cm^{-3}
N_{Dc}	10^{14} cm^{-3}
A_E	$10 \mu\text{m}^2$
W_B	$2 \mu\text{m}$
V_A	∞

Tabla 1



Parte II: Polarización

- ✓ 6. El circuito de la Fig. 4 tiene un transistor TBJ NPN con $\beta = 100$ y $V_A \rightarrow \infty$, fuentes $V_{CC} = 12\text{ V}$ y $V_{BB} = 4\text{ V}$, y resistencias $R_B = 100\text{ k}\Omega$ y $R = 1\text{ k}\Omega$. Calcular el punto de polarización (también llamado punto de reposo o punto Q).

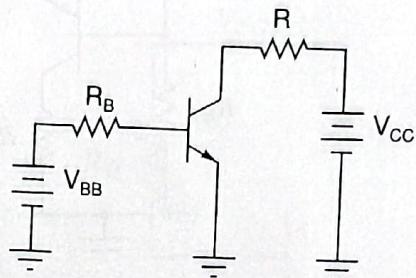


Figura 4

- ✓ 7. Se tiene un TBJ NPN de $\beta_F = 200$ y $V_A \rightarrow \infty$ polarizado como muestra la Fig. 5. Se utiliza una resistencia en el colector $R_C = 500\Omega$, una sola fuente de alimentación $V_{CC} = 10\text{ V}$, y dos resistencias de base $R_{B1} = R_{B2} = 200\text{ k}\Omega$.
- Determinar el punto de trabajo.
 - Determinar el valor de R_{B2} para que la corriente I_C sea 6 mA con el dispositivo en MAD siendo $R_{B1} = 10\text{ k}\Omega$.
 - Determinar el punto de trabajo nuevamente con $R_{B1} = R_{B2} = 200\text{ k}\Omega$, pero esta vez para las siguientes tensiones de Early: $V_{A1} = 10\text{ V}$ y $V_{A2} = 100\text{ V}$. ¿Puede despreciarse el efecto Early en alguno de esos dos casos? Justifique.

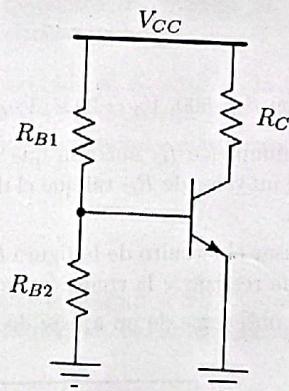


Figura 5

- ✓ 8. Para el circuito de la Fig. 6, siendo el transistor un TBJ PNP con $\beta = 80$ y $V_A \rightarrow \infty$, y además $R_{B1} = 50\text{ k}\Omega$, $R_{B2} = 100\text{ k}\Omega$, $R = 210\Omega$ y $V_{CC} = 5\text{ V}$:
- Hallar el punto Q.
 - Hallar R_{B1} tal que la caída de tensión en R sea $V_R = 2,5\text{ V}$.
 - Hallar nuevamente el punto Q si ahora $V_A = 20\text{ V}$.

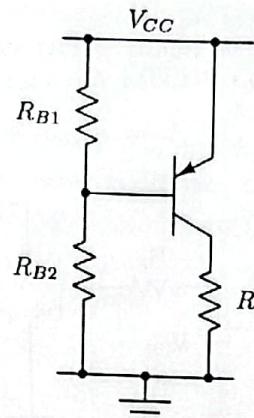


Figura 6

- ✓ 9. Para el circuito de la Fig. 7, donde $V_{CC} = 5\text{ V}$, $R = 100\Omega$ y $\beta_F = 300$, encuentre el valor de R_B para que $V_X = 0\text{ V}$. Con el valor de R_B hallado, encuentre todas las tensiones y corrientes del circuito.

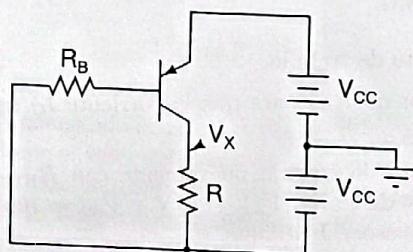


Figura 7

- ✓ 10. Para el circuito de la Fig. 8 con $\beta = 500$, $V_A = 20\text{ V}$, $V_{CC} = 6\text{ V}$, $R_B = 118\text{k}\Omega$, $R_{var} = 20\text{k}\Omega$, se pide:
- Hallar las corrientes I_C mínima e I_C máxima que se puede obtener según la posición del potenciómetro R_{var} . Considere un valor de R_C tal que el dispositivo se encuentre en MAD y $V_{BE} = 0.7\text{ V}$ para la corriente máxima.
 - Explicar cómo se puede usar el circuito de la figura 8 medir la transferencia I_C vs V_{BE} . Indique las modificaciones que debería realizar y la conexión de los instrumentos.
 - ¿Qué parámetros pueden obtenerse de un ajuste de esta curva? ¿Cómo se obtienen?

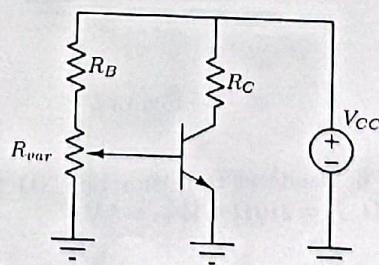


Figura 8

- ✓ 11. Se tiene un transistor TBJ NPN con $\beta = 100$ y $V_A \rightarrow \infty$ conectado como indica la Fig. 9, donde $R_B = 100\text{k}\Omega$, R_C es variable y $V_{CC} = 5\text{ V}$.



- a) Mediante el método de la recta de carga, estimar la tensión V_{CE} cuando $R_C = 500 \Omega$. Grafique.
- b) Si ahora $R_C = 10 \text{ k}\Omega$, estime la corriente de colector utilizando la recta de carga.
- c) Si ahora $V_A = 20 \text{ V}$, estimar el rango de R_C permitido para que el transistor permanezca en MAD. ¿Cuáles son los valores máximos y mínimos que toma la corriente de colector en MAD?

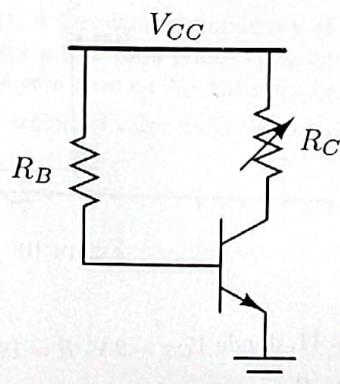


Figura 9

Parte III: Pequeña señal

- ✓ 12. Dado un transistor cuyos parámetros de fabricación son $N_{dE} = 7,5 \times 10^{18} \text{ cm}^{-3}$, $N_{aB} = 1 \times 10^{17} \text{ cm}^{-3}$, $N_{dC} = 1,5 \times 10^{16} \text{ cm}^{-3}$, $D_{pE} = 5 \text{ cm}^2/\text{s}$, $D_{nB} = 10 \text{ cm}^2/\text{s}$, $W_B = 300 \text{ nm}$, $W_E = 250 \text{ nm}$, $A_E = 25 \mu\text{m}^2$, $A_C = 100 \mu\text{m}^2$, $\tau_{T_{BE}} = 20 \text{ ns}$, $V_A = 35 \text{ V}$, polarizado con $I_C = 100 \mu\text{A}$ y $V_{CE} = 2 \text{ V}$.
- a) Halle los valores de los elementos del modelo de pequeña señal de bajas frecuencias (g_m , r_π , r_o) y dibuje el circuito correspondiente.
 - b) Halle los valores de los elementos del modelo de pequeña señal de altas frecuencias (g_m , r_π , r_o , C_π , C_μ , r_μ) y dibuje el circuito correspondiente.
- ✓ 13. Se tiene un transistor PNP conectado al circuito de la Fig. 6, usando $R_{B1} = 100 \text{ k}\Omega$, $R_{B2} = 80 \text{ k}\Omega$, $R = 200 \Omega$ y $V_{CC} = 5 \text{ V}$. Los datos del transistor son $\beta = 300$, $V_A = 60 \text{ V}$. Calcular los parámetros del modelo de pequeña señal de bajas frecuencias y dibujar su circuito. ¿Cuánto varía la corriente de colector si v_{be} cambia en 5 mV?

Parte IV: Integradores

14. Para el circuito de la Fig. 10, considerando $\beta = 50$, $V_{CC} = 5 \text{ V}$, $R_{B1} = 100 \text{ k}\Omega$, $R_{B2} = 287 \text{ k}\Omega$, $R = 4 \text{ k}\Omega$, $V_T = 0,8 \text{ V}$, $\mu_n C'_{ox} W/(2L) = 100 \mu\text{A}/\text{V}^2$, hallar el punto de trabajo del transistor bipolar: (I_{CQ} , V_{CEQ}).

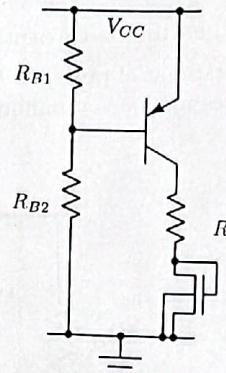


Figura 10

15. Para el circuito de la Fig. 11, donde $V_{CC} = 9\text{ V}$, $R = 180\Omega$ y $\beta_F = 500$,
- Encuentre el valor de R_B para que $V_X = 4,5\text{ V}$.
 - Con el valor hallado en el ítem anterior, encuentre todas las tensiones y corrientes del circuito.
 - ¿Cuánto puede variar R para que el circuito se mantenga operando en *Modo Activo Directo*?

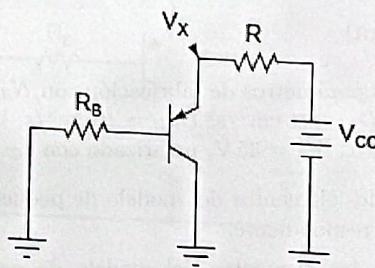


Figura 11

16. Para el circuito de la Fig. 12, donde los parámetros del transistor son $\beta = 200$ y $V_A = 50\text{ V}$, se pide:
- Hallar el punto de polarización o reposo Q, siendo $R_B = 330\text{k}\Omega$, $R_E = 1,8\text{k}\Omega$ y $V_{CC} = V_{BB} = 5\text{ V}$.
 - Reemplazar R_B y R_E para lograr $g_m = 28\text{ mS}$ y $V_E = V_{CC}/2$.
 - Hallar el modelo de pequeña señal para bajas frecuencias del transistor en esta situación. Explique que representa cada componente de dicho modelo.
 - Suponiendo ahora que $V_{BB} = 5\text{ V}$, pero que V_{CC} es una tensión variable, hallar el rango de tensiones para los cuales es válido el modelo del punto b).

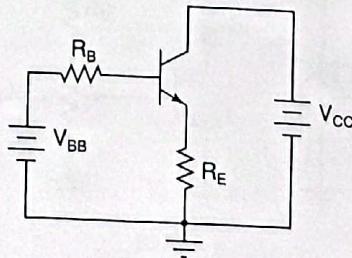


Figura 12



17. En la Fig. 13 se muestra la medición de una curva de salida correspondiente a un circuito como el de la figura 9, donde el transistor tiene $\beta = 250$ y la tensión de alimentación es $V_{CC} = 3\text{ V}$.
- Determinar el valor de la resistencia de base utilizada en esta medición.
 - Si debido a variaciones del proceso el β del transistor es un 10% mayor que su valor nominal, ¿qué corriente cambia? I_B o I_C ? Calcule el nuevo valor.
 - A partir de la recta de carga, determinar el máximo y el mínimo valor de R_C utilizados en esta medición. Asumiendo que para medir cada punto de la curva la resistencia de colector se varía en un mismo valor ΔR_C , calcule este paso en R_C entre mediciones.
 - A partir de la curva medida, estime el valor de la tensión de Early y r_o .

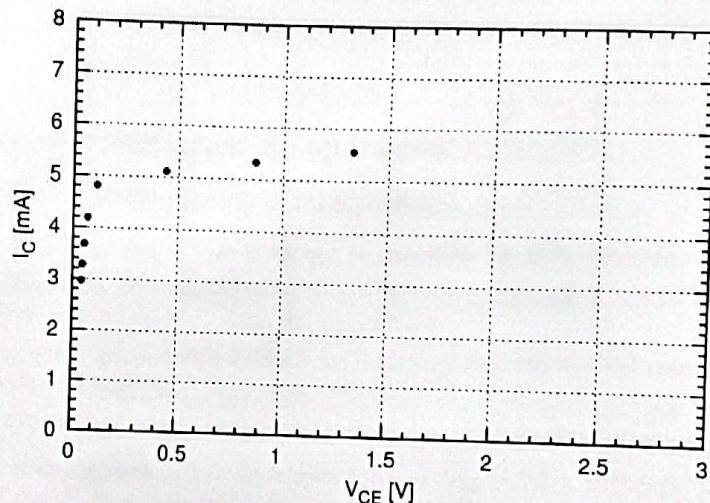


Figura 13

18. Se tiene un transistor conectado como en la Fig. 14, donde se utiliza un diodo zener con los siguientes parámetros: $V_Z = 2,1\text{ V}$; $1,3\text{ mA} < I_Z < 20\text{ mA}$. El transistor tiene los siguientes parámetros: $V_{BE\ ON} = -0,7\text{ V}$ y $V_A = 200\text{ V}$. La tensión de alimentación es $V_{DD} = 5\text{ V}$ y la resistencia de base es $R_B = 100\text{ k}\Omega$. ¿Cuál debería ser el mínimo valor de β del TBJ para que el diodo Zener actúe como referencia de tensión? Y el máximo?

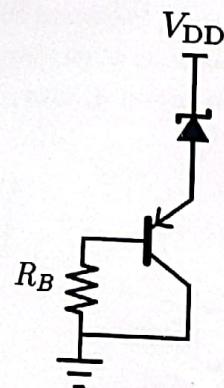
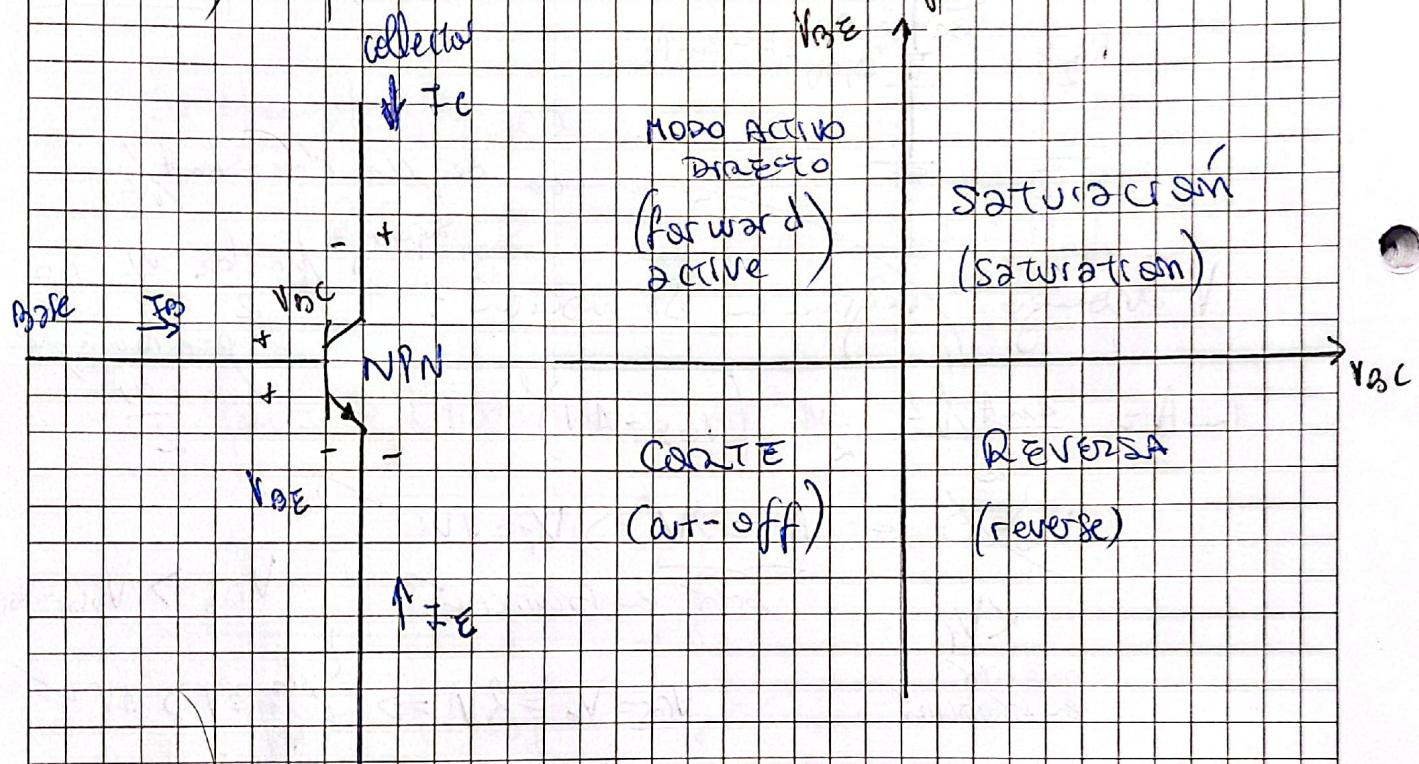


Figura 14

Guía N° 6º Transistor TBJ

- PARTE I : Parámetros y regímenes de operación

1. a) Se presenta el cuadro de grafico:

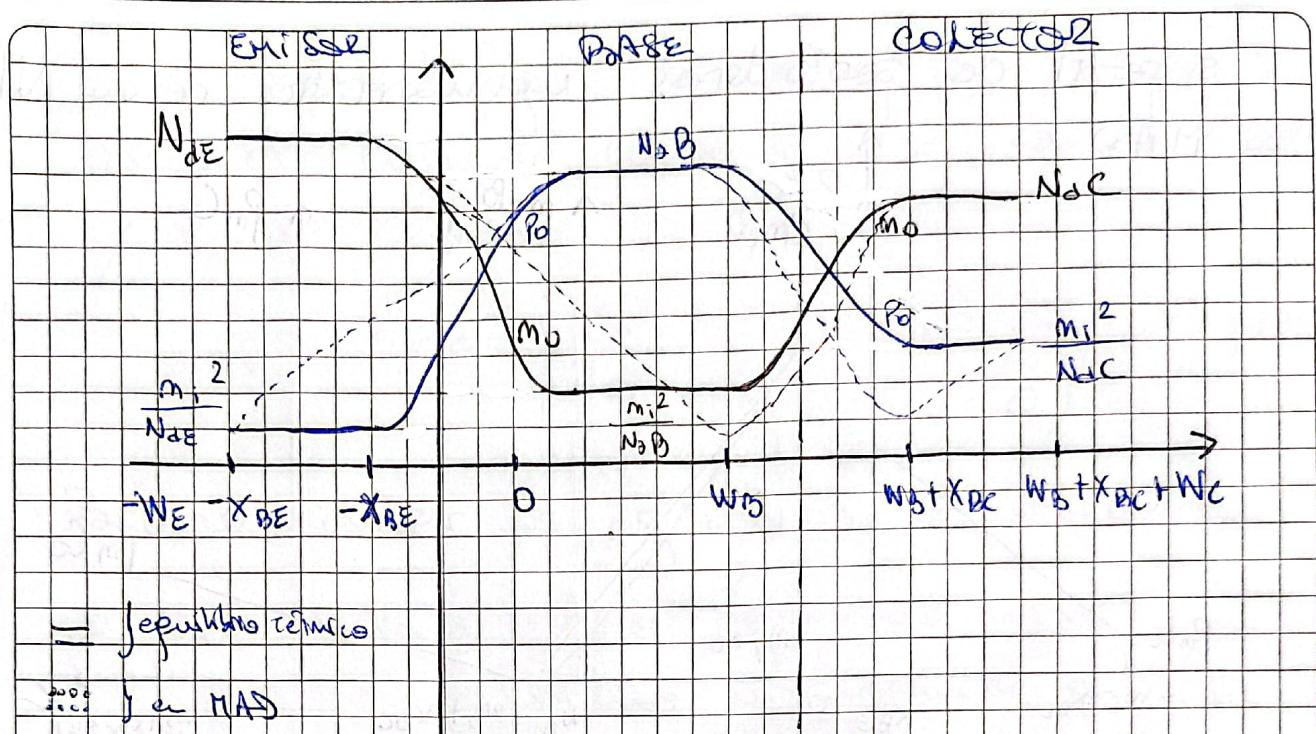


Entonces, para un NPN se tiene que

$$V_{BE} > 0 \text{ y } V_{BC} < 0$$

b) El efecto transistor es un fenómeno físico que en el cual se puede controlar la corriente eléctrica en un material Semiconductores mediante la aplicación de un campo eléctrico externo.

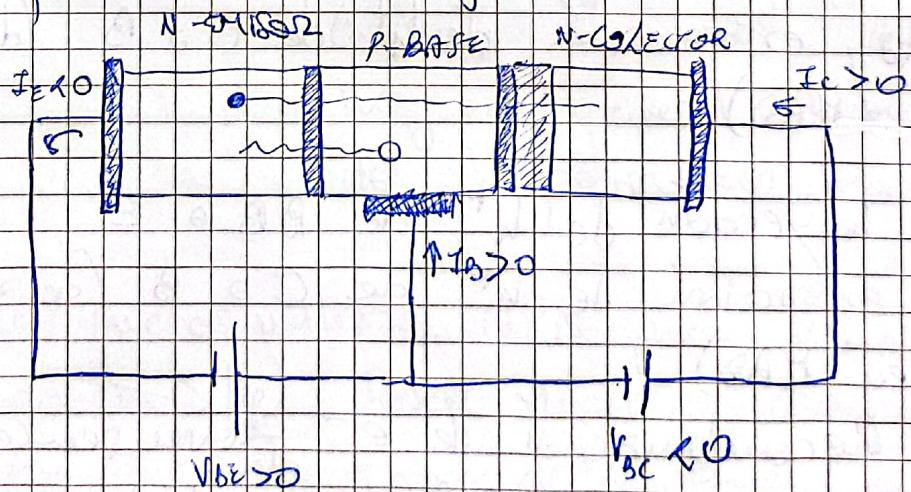
El Transistor es un dispositivo electrónico que aprovecha este efecto para amplificar señales eléctricas. $V_{BE}(o I_0)$ controla I_C . I_C es independiente de V_{BC} .



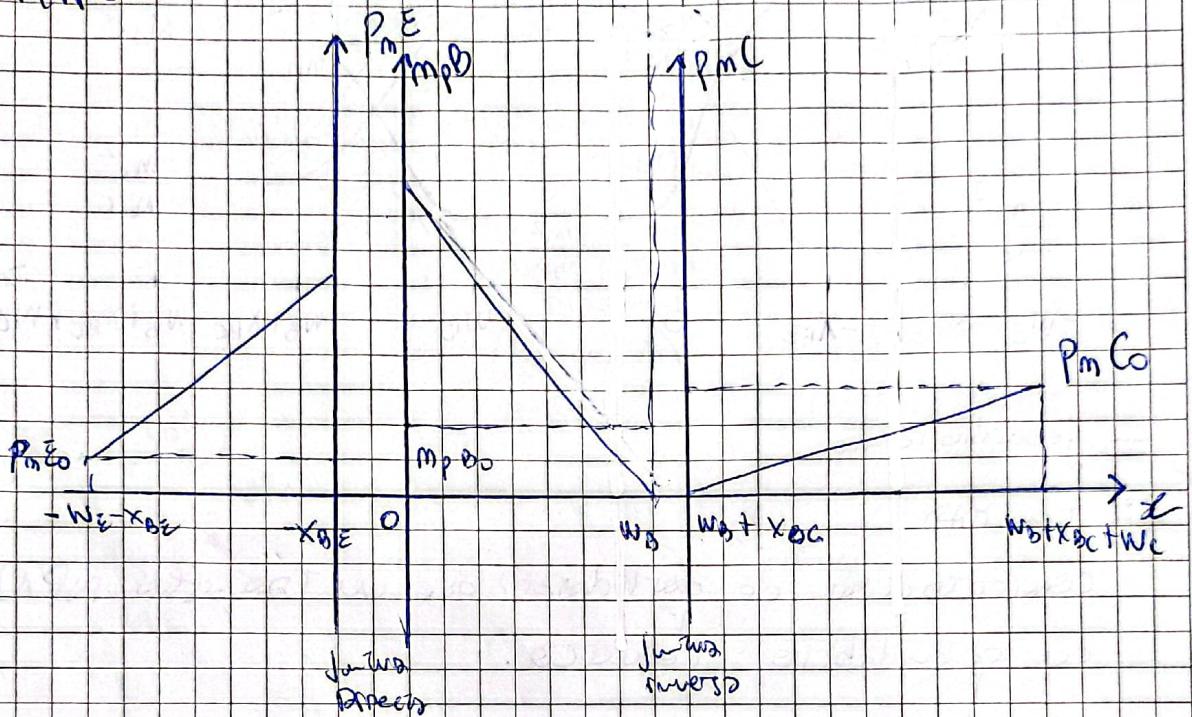
Concentración de portadoras en un transistor NPN
 en equilibrio térmico.

En MASI, en NPN, la corriente del colector se controla a través de V_{BE} y tiene forma de función con la tensión del colector (bueno asimétrica).

De donde esto es régimen activo o directo



El perfil de portadores minoritarios de un NPN en MAF es:



En MAF :

I_{C0} : Inyección de e^- de E a B, difundirán en B y extraerán en C.

Hay extracción de h^+ de C a B (despreciable en MAF).

I_{B0} : Inyección de h^+ de B a E.

Extracción de h^+ de C a B (despreciable en MAF).

Recombinación de e^- proveniente de E con h^+ de B (despreciable).

I_{C0} : Inyección de e^- de E a B ($\approx I_C$)

Inyección de h^+ de B a E ($\approx I_B$) $\Rightarrow I_E = -I_C - I_B$

c) Se define la fracción de marco β_F (o k_{FE}) como el cociente entre la corriente de colector y de base tal que:

$$\beta_F = \frac{I_C}{I_B} \quad (\text{se busca que sea grande} \approx 100)$$

Para maximizar β_F (gánero de corriente)

o $N_{A\bar{E}} \gg N_{A\bar{B}}$: Alto dopaje en emisor y nivello más grande que la base para poder controlar la corriente del colector.

(la gracia de usar al transistor como el anillo de escuadra)

o $W_E \gg W_B$: Se busca que W_B sea mucho menor que W_E (ancho del anillo). Además, hoy en general se buscan que los dispositivos sean pequeños.

o Resultados mejores utilizar NPN que PNP (debido a que $D_m > D_p$). Porque mejores características, un β_F más elevado en NPN que en PNP.

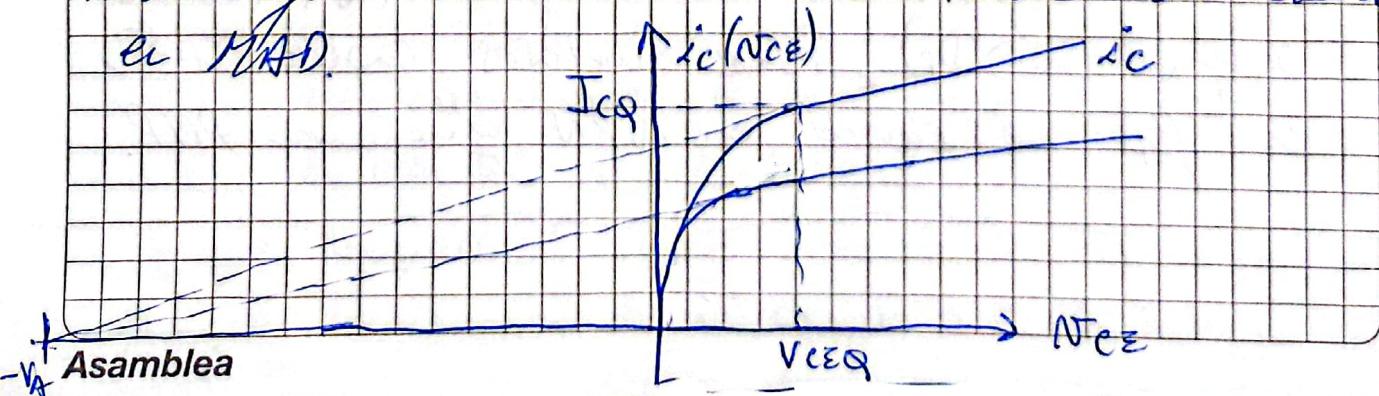
d) En el nuevo modelo planteado, en M.A.D. la corriente I_C no debería incrementar su frente a cambios de la tensión V_{CE} ya que la Junta Base-Collector no influye en el perfil de minoritarios en la base, y por lo tanto no altera su frente de difusión.

Para la representación de la corriente activa de la junta BC se ve afectada frente a cambios de la tensión V_{CE} aumentando o disminuyendo su ancho. Si bien no se altera el valor de la densidad de minoritarios en la base, si se ve afectado el ancho efectivo de la base, que influye en el perfil de minoritarios.

Se puede simplificar la dependencia de I_C con N_{CE} a primer orden así que:

$$I_C = I_C(MAD) \left(1 + \frac{N_{CE}}{VA} \right)$$

La tensión de Early puede observarse en los circuitos de salida como el punto del eje de tensiones donde se encuentran las proyecciones de los rectos que caen delante a la corriente del collector en MAD.



El efecto Early se produce cuando la tensión del colector aumenta. Se lo conoce también como efecto de una disminución de la anchura de la base.

El colector está situado cerca de la base y la carga de la región de base modifica el ancho efectivo de la base. El efecto Early se debe a la reducción de la anchura efectiva de la base que ocurre a medida que aumenta la tensión del colector.

Este puede resultar en una corriente de colector más alta de lo esperado, lo que puede afectar negativamente al rendimiento del transistores. En general, se considera un efecto NO deseado en transistores.

El efecto es el gráfico sería que disminuiría ~~la~~ y se cortaría todo hacia la izquierda (res).

El efecto Early afecta al dispositivo en otras regiones ya que siempre que la junta $N+P$ este polarizada y cambie su tensión de polarización, existirá un cambio en el ancho de las zonas de variación de la junta que afecta al ancho efectivo de la base.

$$20 \quad N_{DE} = 7,5 \cdot 10^{18} \text{ cm}^{-2}$$

$$N_{aB} = 1 \cdot 10^{11} \text{ cm}^{-3}$$

$$N_{aC} = 1,5 \cdot 10^{16} \text{ cm}^{-3}$$

$$D_{PE} = 5 \text{ cm}^2/\text{s}$$

$$D_{nB} = 10 \text{ cm}^2/\text{s}$$

$$W_B = 300 \text{ mm} = 300 \cdot 10^{-3} \text{ m} = 300 \cdot 10^{-3} \text{ m} =$$

$$W_B = 3 \cdot 10^{-5} \text{ m}$$

$$W_E = 250 \text{ mm} = 2,5 \cdot 10^{-5} \text{ m}$$

a) Se pide la corriente de saturación (implícitamente se refiere a la del colector, ya que es la que es de interes).

Entendiendo que se puede reescribir como:

$$I_S = q A_E \frac{D_{nB}}{W_B} \frac{m_e^2}{N_{aB}}$$

La corriente del Buey es similar a la corriente de un diodo frenemente asimétrico en directo.

La corriente debe ser la misma en todos los regímenes.

$$I_S = 1,602 \cdot 10^{-19} \cdot \frac{10 \text{ cm}^2/\text{s}}{3 \cdot 10^{-5} \text{ m}} \cdot \frac{10^{10} \text{ cm}^{-3}}{10^{11} \text{ cm}^{-3}} \cdot A_E$$

$$\boxed{I_S = 5,34 \cdot 10^{-21} A_E}$$

no tengo A_E

$$b) \frac{\beta_F = D_{m_B} N_{d_E} W_E}{D_{p_E} N_{a_B} W_B} \quad (\text{para NPN})$$

$$\beta_F = \frac{1,8 \cdot 10^{15}}{1,8 \cdot 10^{13}} = 125$$

Dato un valor esperable ya que

$$\beta_F \approx 50 \dots 300.$$

c) Si tiene ambos resultados JTLs, los NPN poseen una ganancia elevada en circuitos amplificadores debido a que tienen una movilidad de carga de electrones más alta que los transistores PNP.

Es decir, los transistores NPN poseen una resistencia interna más baja para la corriente de electrones y puede proporcionar una ganancia más alta.

Añadido, poseen una caída de tensión de Base-Emiter más baja que los PNP, lo que resultaría en que sea más fácil obtener una ganancia elevada.

3. a) En primer lugar, los portadores minoritarios son los huecos en el emisor y en el colector, mientras que en la base son electrones, por lo que es un NPN ya que en anodo y colector son mayoritarios los electrones, mientras que en la base son los huecos.

b) El transistores está en saturación ya que el colector y la base están inundados de portadores minoritarios en exceso, por lo que devuella muchos sacar al dispositivo de este régimen.

Ambas junturas están en directa (V_{BE0} , $V_{BC0} > 0$).

Se observa que hay inyección de huecos desde la base hacia el emisor.

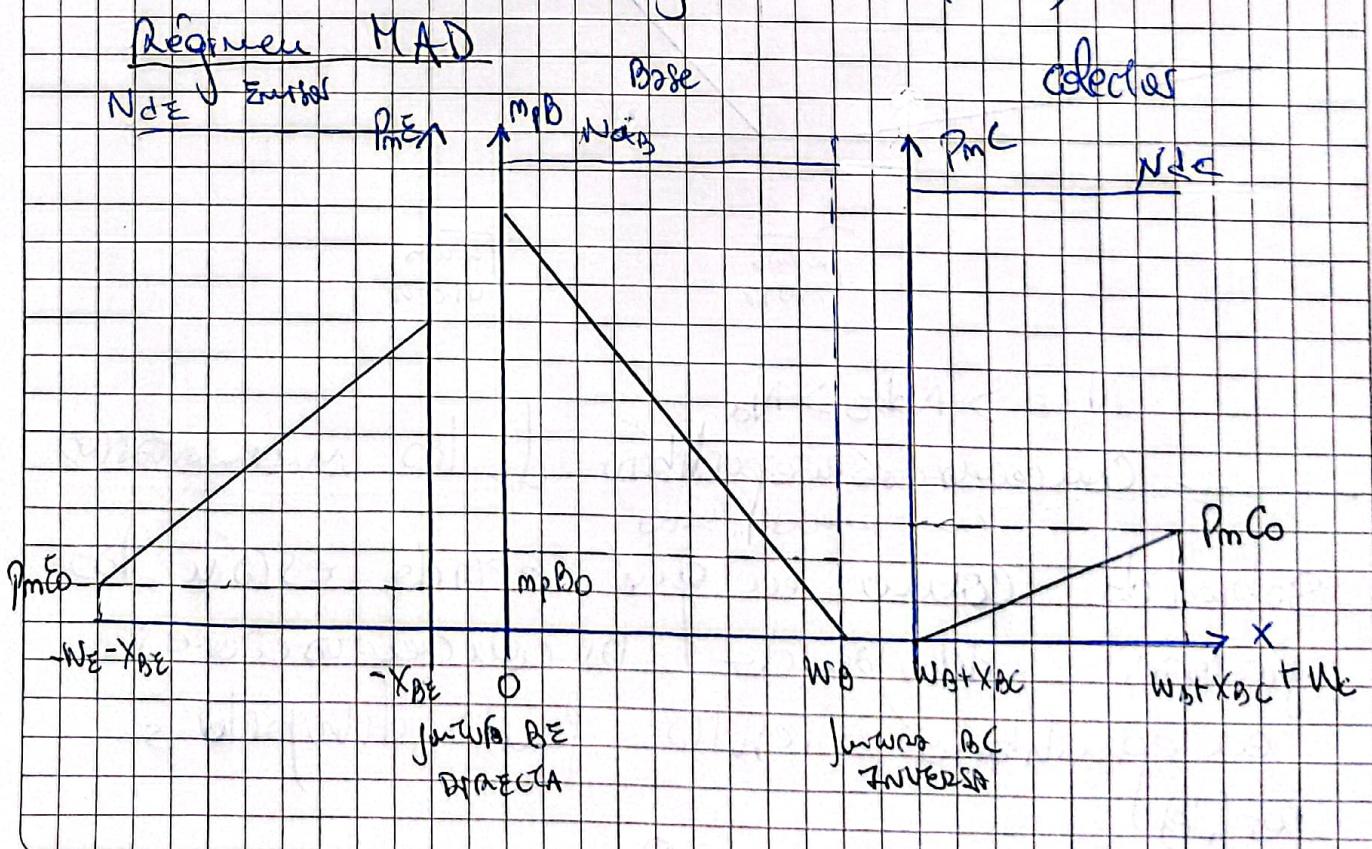
Al mismo tiempo, la base inyecta huecos en el colector. A su vez, el emisor y el colector inyectan portadores mayoritarios en la base se superponen los regímenes MAD y reverso (contribuyendo de ambas junturas en directa), uno en MAD y la otra en reverso.

el régimen de saturación es la superposición del régimen activo y el reverso.

I_C y I_E pueden tener valores diferentes dependiendo de las magnitudes relativas de V_{BE} y V_{BC} y B_F y B_R . En saturación, el colector y la base están inundados de portadores minoritarios en exceso, entonces cuando se necesita sacar al TBJ de saturación.

c) I_C y I_E pueden tener valores diferentes dependiendo las magnitudes relativas de V_{BE} y V_{BC} y B_F y B_R .

d) Para los otros regímenes. (NPN)

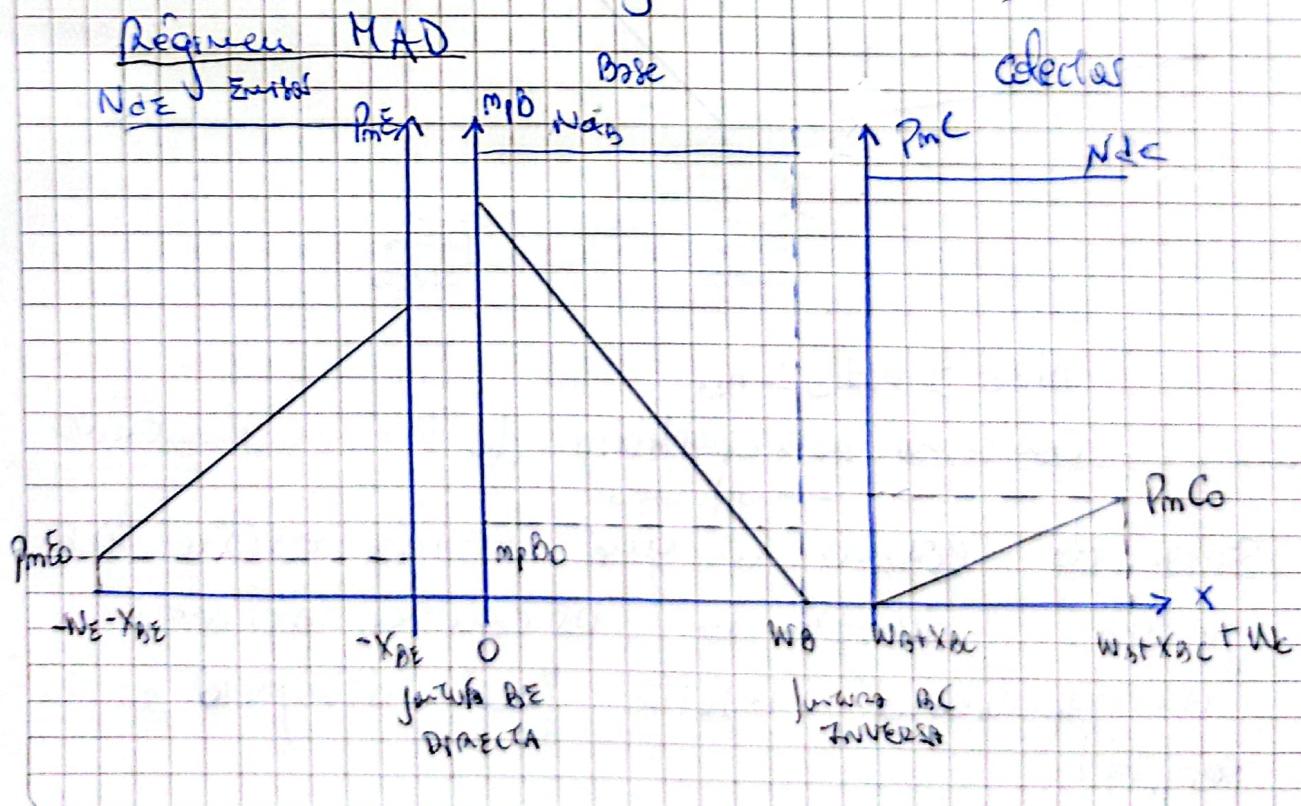


El régimen de saturación es la superposición del régimen directo y el inverso.

I_C y I_E pueden tener colgantes siquias, dependiendo de la magnitud relativa de V_{BE} y V_{BC} y β_F y β_R . En saturación, el colector y la base están inundados de portadores minoritarios en exceso, permitiéndole durante mucho tiempo sacar al TBJ de saturación.

c) I_C y I_E pueden tener colgantes siquias dependiendo las magnitudes relativas de V_{BE} y V_{BC} y β_F y β_R .

d) Para los otros regímenes. (NPN)



Régimen Corte

N_{de}

$P_m^E \uparrow$

MPB

N_{de}

P_m^C

N_{dc}

P_m^E

$-W_E - X_{BE}$

$-X_{BE} \quad 0$

$MPB \circ W_S$

$W_S + X_{EC}$

$W_S + X_{BC} + W_E$

Juntura inversa

Juntura inversa

Régimen de reversa

N_{de}

$P_m^E \uparrow$

MPB

N_{dc}

P_m^C

N_{dc}

residuos
más bajo
porque
existe.

Juntura inversa

Juntura directa

$N_{de} > N_{dc} > N_d$

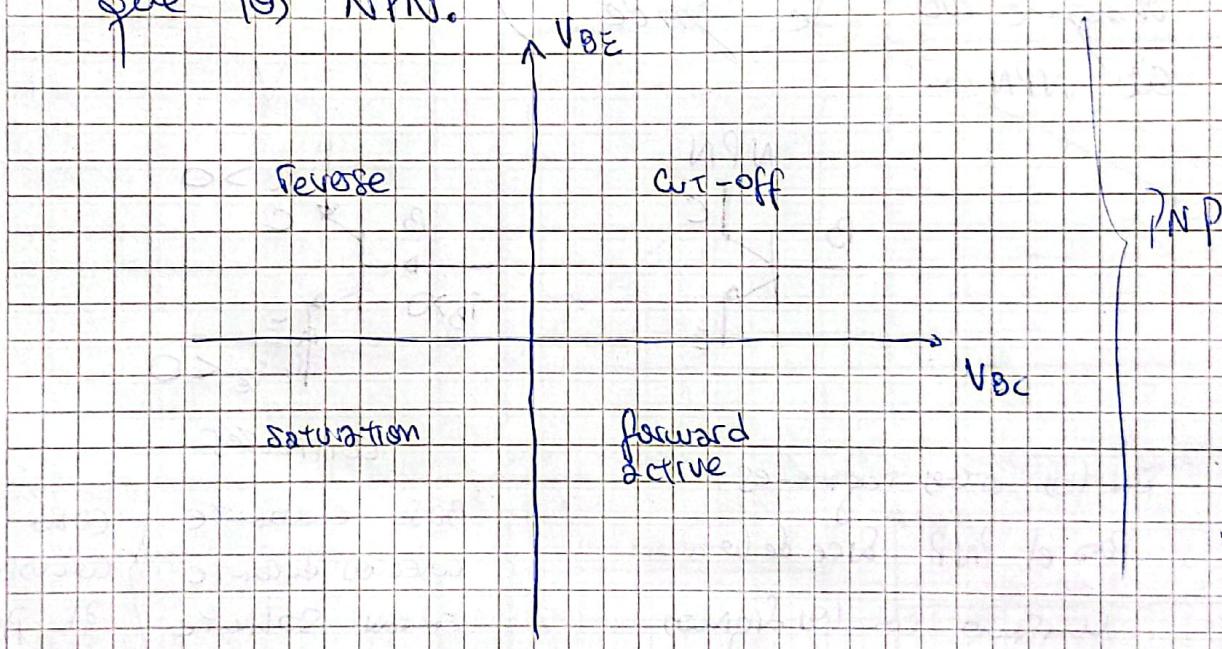
concepción de los movimientos
en equilibrio

Sabiendo en qué estado están las
junturas y dibujando las concepciones
en equilibrio resulta fácil delinearlos
desplazamientos

Queso 6.

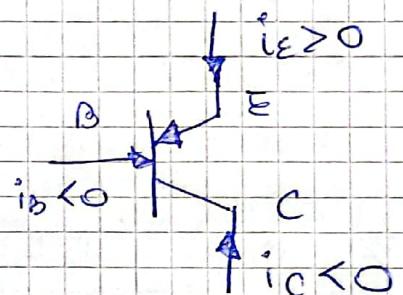
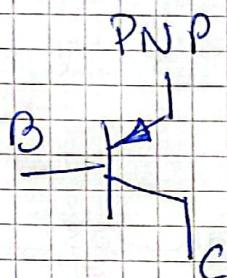
a) En este caso es un PNP debido a que el orden de los portadores minoritarios es electrones en los regíones del emisor y el colector y de huecos en la base.

b) En el PNP cambian las polaridades y los signos de las corrientes, pero salvo por eso se comportan de la misma manera que los NPN.



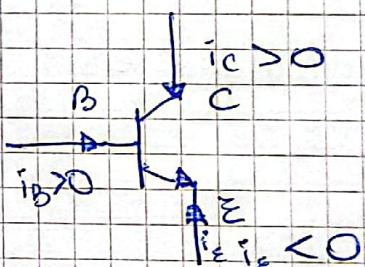
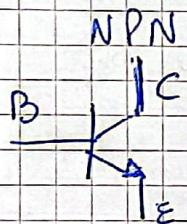
El transistor está en MAD, ya que su fuente BE está en directo y la fuente BC en inversa. La relación entre los regíones y las fuentes me comprobó ya que se "invierte" los deudores, pero funciones de forma similar al NPN.

c) En MAD, PNP, la corriente es entrante para el emisor y saliente para la base y el colector.



{ compara con el caso de NPN
Dirigir no se pide }

En NPN:



en los otros regímenes

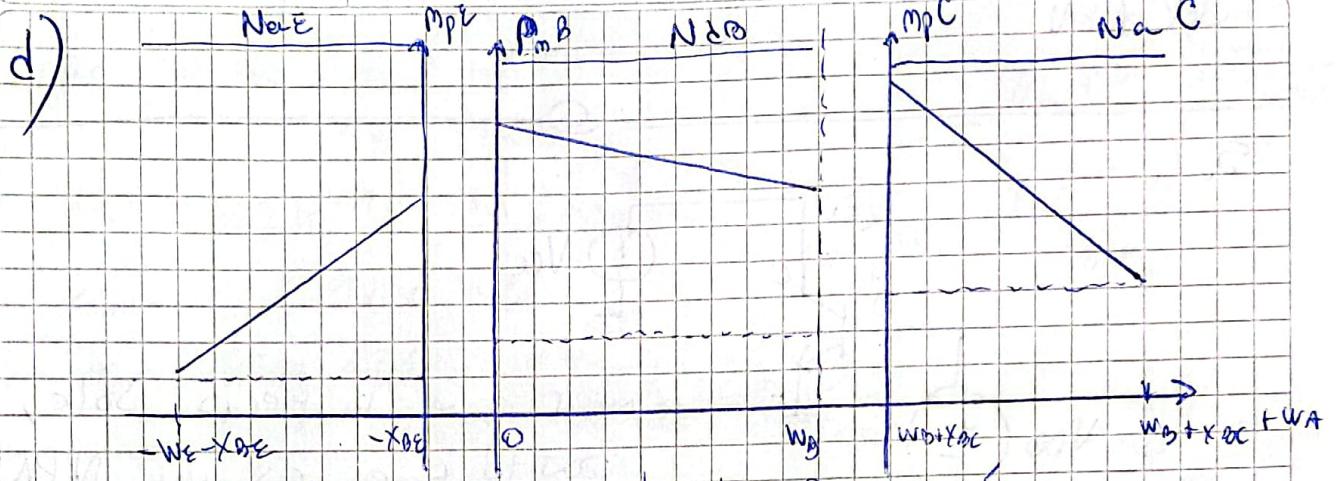
Para el PNP sucede lo

mismo con los signos

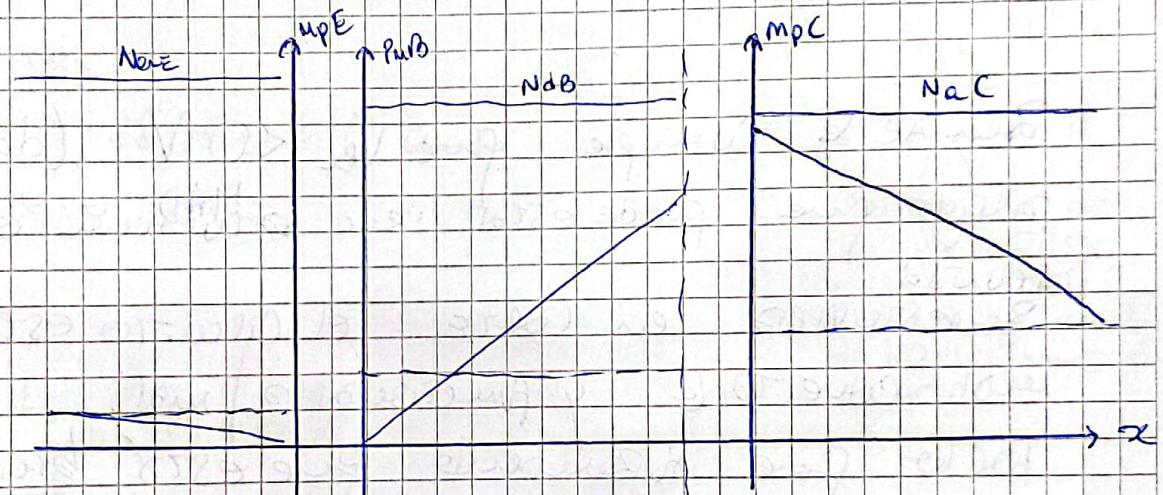
de los componentes, son

iguales, si rotas que lo polarizan.

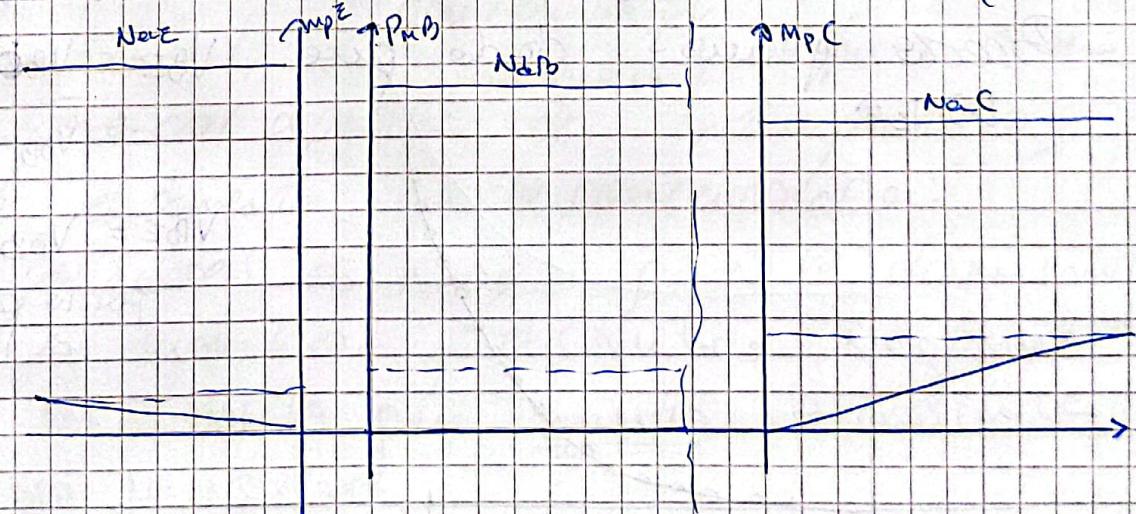
Base entrante { caso
colector entrante contrario
emisor saliente } al PNP.



Régimen en modo de Saturación



Régimen en modo ACCESO INTERS (REVISAR)

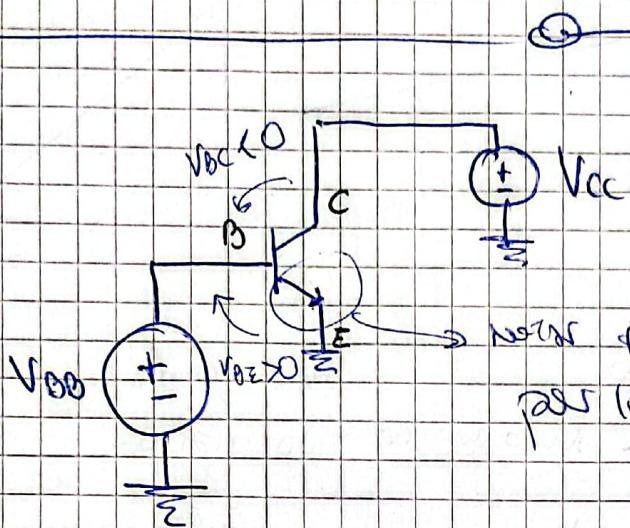


Régimen en modo curvo

concentraciones de los minerales en equilibrio
concentraciones de los minerales en equilibrio

Mosfet que cuando maneja señales "iguales" a los del NPN.

5.



Notar que las flechas salen, por lo que es un NPN

Siempre se cumple que $V_{AC} < 0 \text{ V}$ (dato), por lo que puede escribirse MAD o en corto.

Si estuviera en Corte el circuito estaría mal conectado y funcionaría mal.

Por lo que suponiendo que esto brevemente conectado debe estar en uno de estos estados Directo. Además debe ser que

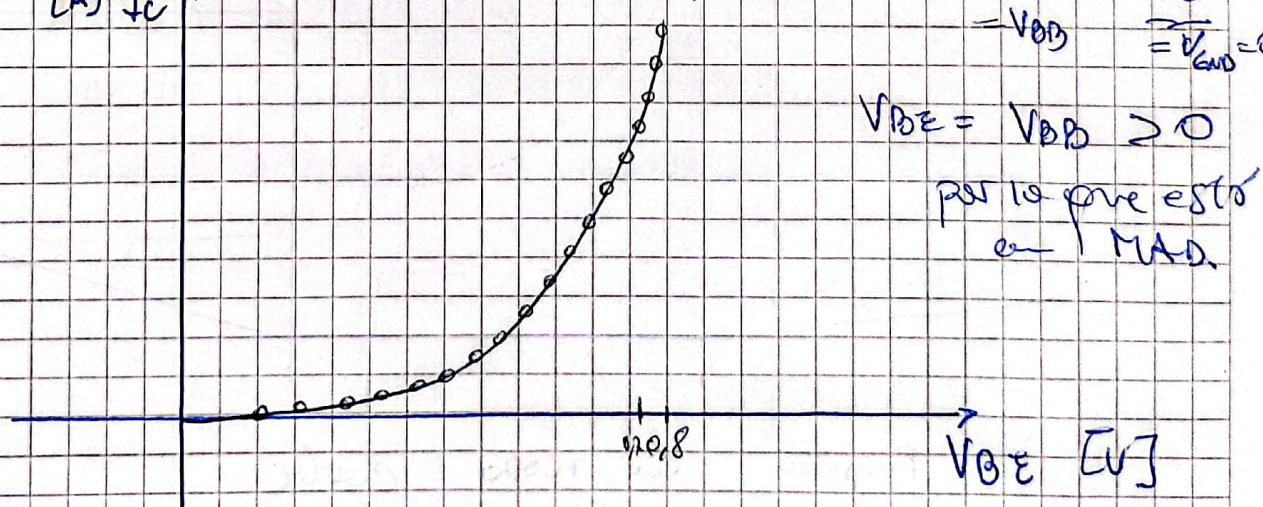
[A] $I_C \uparrow$

$$V_{BE} = V_{BD} - V_{GD}$$

$$= V_{BD} \quad \approx V_{GD} = 0$$

$$V_{BE} = V_{BD} \geq 0$$

por lo que esto es MAD.



Fürmos equivale

$$I_s = q A_e D_m \frac{M_p^2}{W_B N_{ac} B}$$

$$I_s = 1,602 \cdot 10^{-19} C \cdot 10 \cdot 10^{-8} \text{ cm}^2$$

$$M_p = 1200 \text{ cm}^3/\text{Vs}$$

$$D_m = 4200 \text{ cm}^2/\text{Vs} = \frac{25,9 \text{ mV}}{1000 \text{ mV}} \cdot 5$$

$$D_m = 31,08 \text{ cm}^2/\text{s}$$

en consecuencia

$$I_s = 2,4895 \cdot 10^{-18} \text{ A}$$

$$I_C = I_s \exp\left(\frac{V_{BE}}{kT/q}\right)$$

concentración de movilidad, la concentración y la fuerza en la expresión dependen de la temperatura, pero el aumento en la concentración de portadores es mayor que la disminución de la movilidad y el cambio negativo en V_{BE}. Por lo que aumenta la corriente portadora numéricamente.

$$\frac{M_p V_{th}}{2 \cdot 10^{-4} \text{ A} \cdot 70^{18} \text{ cm}^{-3}} \cdot \frac{(10^{10} \text{ cm}^{-3})^2}{10^{-18} \text{ A}}$$

lo obtiene
del gráfico
de mov.
en función
de dopaje.

temp de pico
de 0,678

$$N_{A,b} = 10^{16} \text{ cm}^{-3}$$

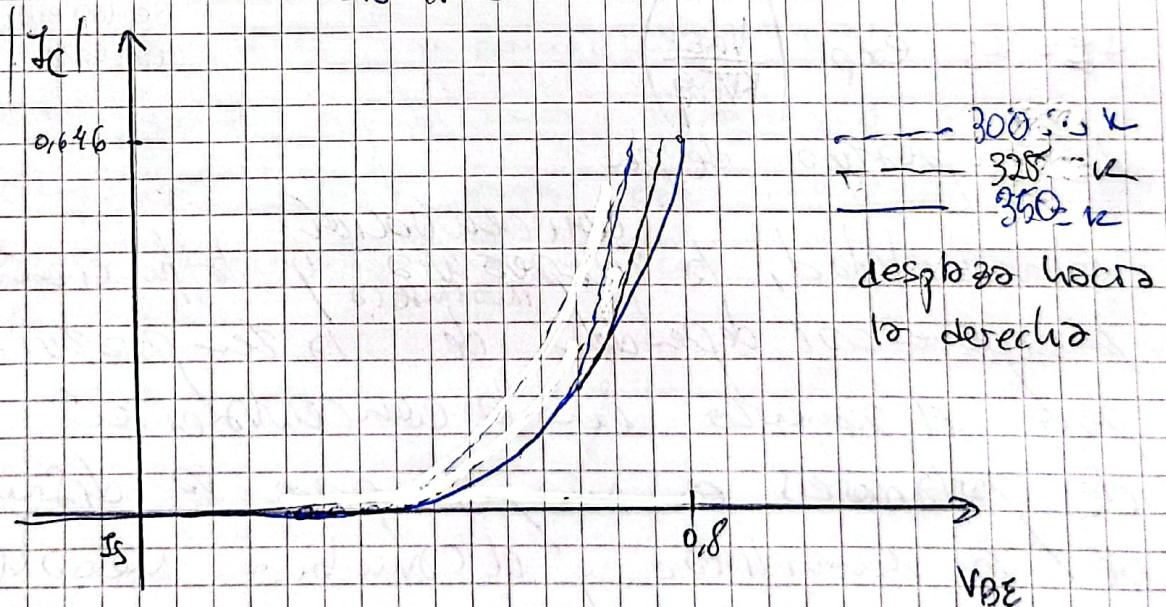
ya que la
corriente de
saturation se
obtiene a partir
de la corriente de difusión
de los electrones en
la base.

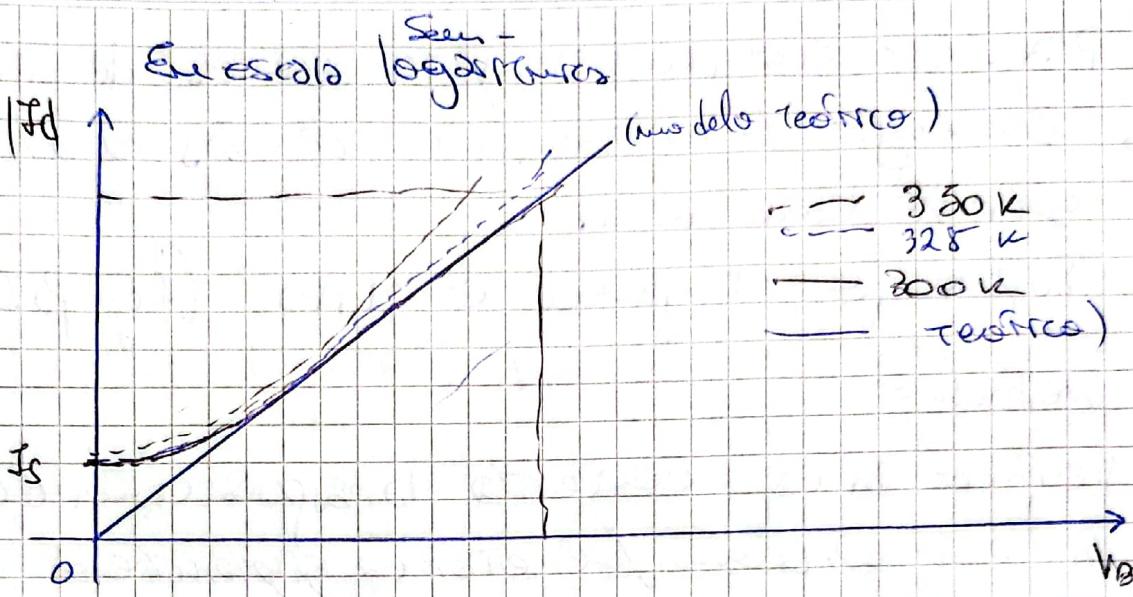
De los pares unidos, se puede observar análogamente en la siguiente tabla:

Temperatura	$V_{BE} = 0 \text{ V}$	$V_{BE} = 0,8 \text{ V}$
300 K	$I_c = I_s$	$I_c = 0,0646 \text{ A}$
325 K	$I_c = I_s(325)$	$I_c = I_c(325 \text{ K})$
350 K	$I_c = I_s(350)$	$I_c = I_c(325 \text{ K})$

En otras, análogamente:

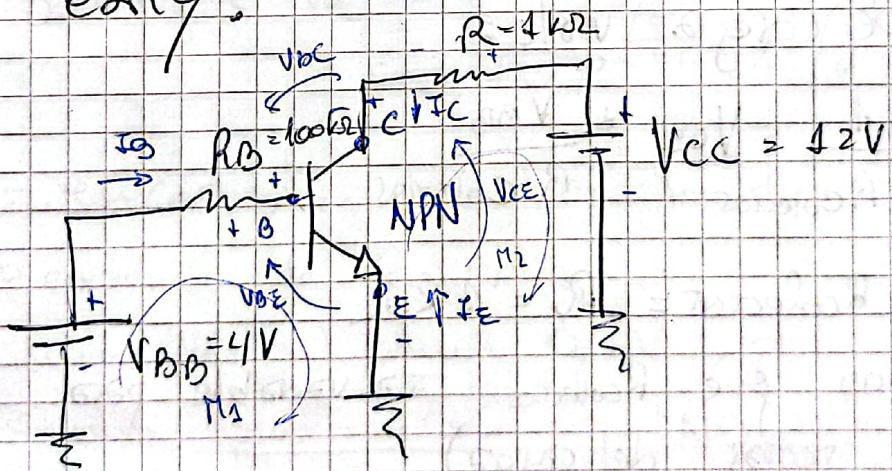
en escala lineal





• PARTE II : Polarización.

6. $V_A \rightarrow \infty$ significa que no hay efecto early.



Es un NPN ya que la flecha va "hacia afuera".

Para resolver el circuito:

1. Planteo corrientes y tensiones de circuito
2. Obtengo la expresión de los nudos que lo componen
3. Supongo régimen de MAD ($I_C = \beta I_B$)
4. Resuelvo
5. Verifico si es correcta la suposición de MAD.
6. Si la suposición fue errónea, planteo otro régimen y vuelve al punto 4. hasta encontrar un resultado acorde con la suposición.

Entonces:

La recta de carga vale:

$$I_C = -\frac{1}{R_{Colector}} V_{CE} + \frac{V_{BB}}{R_{Colector}}$$

En este caso, $R_{Colector} = R = 1 k\Omega$

(es conveniente hacer que $R_{Colector}$ sea variable para obtener varias rectas de carga).

Entonces, supongo MAD ya que debe obtener I_{CHAD} y el punto V_{CE} de la recta de carga en el punto de trabajo.

Planteos Malibres:

$$(M_1) V_{BB} + I_B R_B - V_{BE} = 0 \Rightarrow 4V + I_B \cdot 100k\Omega - V_{BE} = 0$$

$$(M_2) V_{CE} + I_C R_C - V_{CC} = 0 \Rightarrow V_{CE} + I_C \cdot 1k\Omega - 12V = 0$$

Además, en MAD (se pone Suspense MAD cuando se pone a trabajar) se debe cumplir que:

$$V_{BE} = V_{BE}(\text{ON}) = 0,7V \quad (\text{Si no es así especificarlo})$$

$$V_{CE} > V_{CE,\text{sat}} = 0,2V \quad (\text{Tomar este valor si no es así especificarlo})$$

$$I_C = \beta_F I_B$$

Ds de pre $V_A \rightarrow \infty$

$$I_C = I_S e^{\left(\frac{V_{BE}}{V_T}\right)} \left(1 + \frac{V_{CE}}{V_A}\right)$$

Entonces, reemplazo con los datos de $V_{BE}(\text{ON})$ y la ecuación de $I_C = \beta_F I_B$.

Tomo $V_{BE}(\text{ON})$ como $0,7V$, pero RECORDAR que es una aproximación y NO debe usarse en la ecuación de $I_C = I_S e^{\left(\frac{V_{BE}}{V_T}\right)} \left(1 + \frac{V_{CE}}{V_A}\right)$.

Por lo pre:

$$(M_1) \frac{4V - 0,7V}{100k\Omega} = I_B = 0,033mA = [33mA = I_B]$$

$$(I_C) I_C = 100 \cdot I_B = [3,3mA = I_C]$$

$$(M_2) V_{CE} + 3,3mA \cdot 1k\Omega - 12V = 0 \Rightarrow [V_{CE} = 8,7V]$$

Verifico si la suposición fue correcta.

$$V_{BE} = V_{BE}(ov) = 0,2V$$

$$V_{CE} > V_{CESAT} \Rightarrow 8,7V > 0,2V$$

Entonces la recta de carga es:

$$I_C = -10^{-3} V_{CE} + \frac{4V}{2000} = -10^{-3} V_{CE} + 4 \cdot 10^{-3}$$

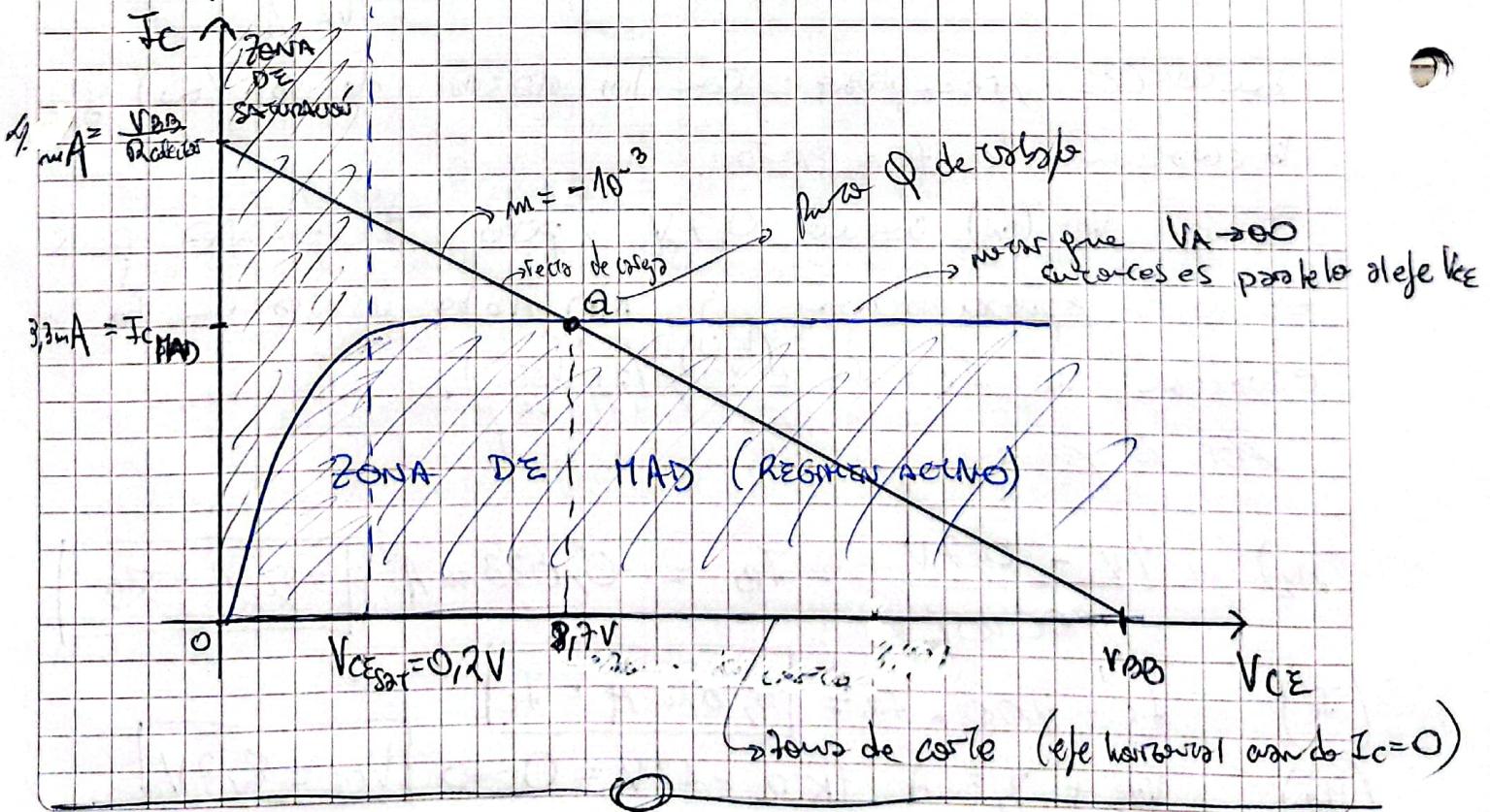
$$I_C = -10^{-3} V_{CE} + 4 \cdot 10^{-3}$$

y el punto Q de trabajo es:

$$\boxed{Q = (3,3mA; 8,7V)}$$

y efectivamente está en MAD.

Se puede visualizar en el siguiente gráfico.



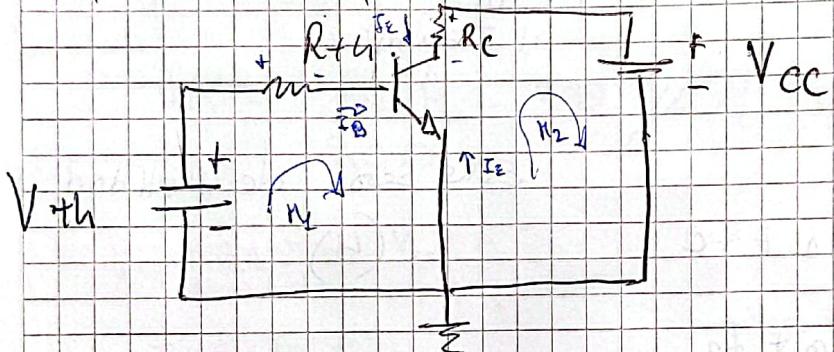
7. TBj NPN de $\beta_r = 200$ y $V_A \rightarrow \infty$

$$R_C = 500\Omega$$

$$V_{CC} = 10V$$

$$R_{B1} = R_{B2} = 200k\Omega$$

a) Una forma rápida de resolver el ejercicio
puede ser planteando el circuito tal que:



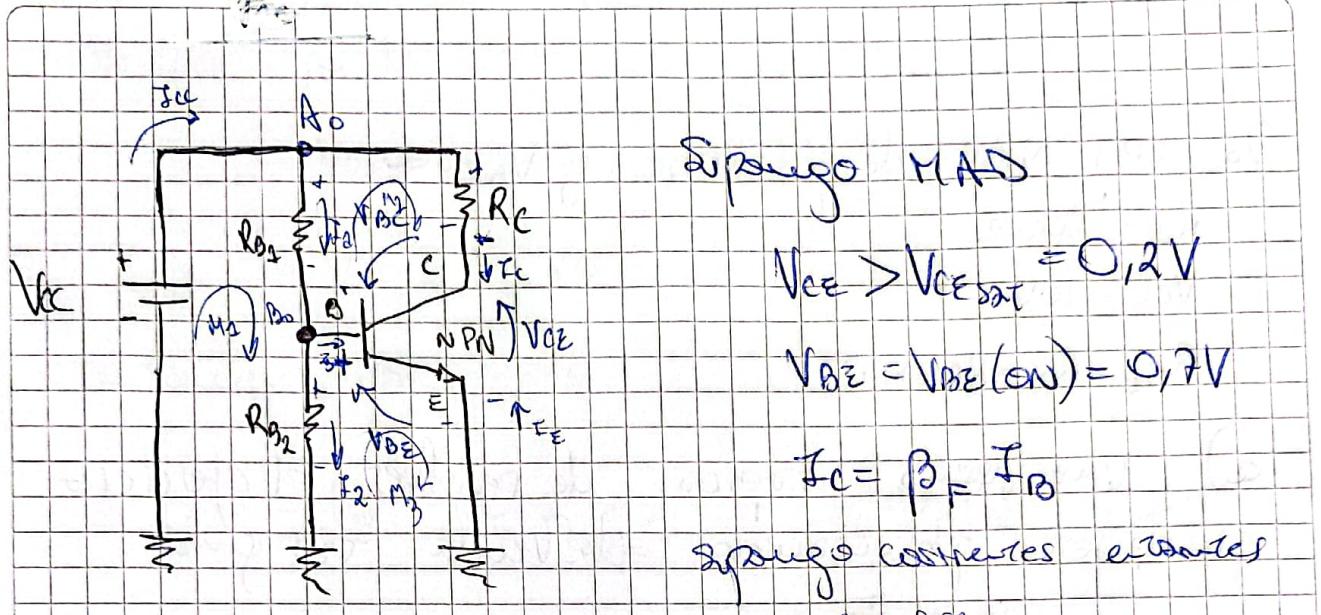
$$R_{th} = \frac{R_{B1} \cdot R_{B2}}{R_{B1} + R_{B2}}$$

$$V_{th} = V_{CC} \cdot \frac{R_{B1}}{R_{B1} + R_{B2}}$$

y el ejercicio se resuelve de forma similar al anterior.

Otra forma de plantearlo es por nodos o MALLAS.
En este caso, debido al punto (b), contiene
realizarse por nodos ya que sale más rápido.

Entonces:



NODOS

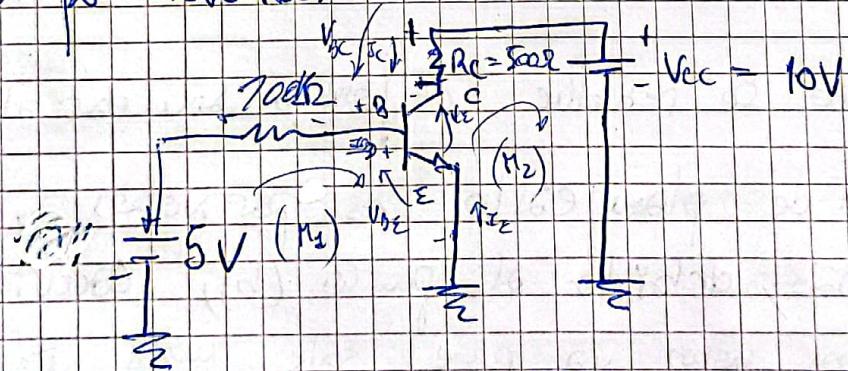
$$(A_o) I_{CC} = I_A + I_C$$

ESTE SERÁ DE UTILIDAD

ver (b)

$$(B_o) I_I = I_B + I_2$$

Resuelva por el método:



$$(M_1) 5V - I_B 100k\Omega - V_{BE} = 0 \quad \left. \right\} I_B = 43 \mu\text{A}$$

$$(M_2) I_C 300 + V_{CE} - 10V = 0 \quad \left. \right\} - V_{CE} = 5,7V > 0,2$$

$$I_C = 200 I_B \approx \boxed{8,6 \mu\text{A} = I_{CSAT}} \quad \text{verif. MÁS}$$

Entonces, el punto de trabajo q vale:

$$q = (8,6 \text{ mA}; 5,7 \text{ V})$$

(b) por nodos:

$$I_C = \beta_F I_B$$

(se sabe que es w en MAD)

$$I_C = 6 \text{ mA}$$

$$I_B = \frac{6 \text{ mA}}{200} = 30 \mu\text{A}$$

$$R_{B1} = 10 \text{ k}\Omega \quad \text{(verificar que este es MAD)}$$

$$V_{CE} = V_{CC} - I_C R_C = 7 \text{ V} > V_{CESAT} = 0,2 \text{ V}$$

$$I_1 = I_B + I_2$$

$$I_{CC} = I_1 + I_C$$

$$(M_1) \quad V_{CC} - I_1 R_{B1} - I_2 R_{B2} = 0 \Rightarrow 10 \text{ V} - I_1 \cdot 10 \text{ k}\Omega - I_2 \cdot R_{B2}$$

$$(M_2) \quad I_1 R_{B1} + I_C R_C + V_{BE} = 0 \Rightarrow I_1 \cdot 10 \text{ k}\Omega + 6 \mu\text{A} + V_{BE} = 0$$

$$(M_3) \quad I_2 R_{B2} - \underbrace{V_{BE}}_{= 0,7 \text{ V}} = 0 \quad \downarrow$$

$$(n_3) \quad I_2 R_{B2} = 0,7 \text{ V} \Rightarrow I_2 = \frac{0,7 \text{ V}}{R_{B2}}$$

reemplazo en (M₂):

$$10 \text{ V} - I_1 \cdot 10 \text{ k}\Omega - \frac{0,7 \text{ V}}{R_{B2}} \Rightarrow I_1 = 930 \mu\text{A}$$

$$\Rightarrow I_1 = I_3 + I_2 \quad \text{despejo} \quad \boxed{I_2 = 900 \mu\text{A}} \Rightarrow R_{B2} = \frac{0,7}{I_2} = \boxed{777,78 \Omega}$$

(c) Este caso es igual al (a) solo que ahora debes verificar si es despreciable el efecto Early

Si $V_A = 10V$, verifico:

$$I_C = \beta I_B \left(1 + \frac{V_{CE}}{V_A}\right) ?$$

$$I_C = 200 \cdot 93\mu A \cdot \left(1 + \frac{5,7V}{10V}\right) = 0,0135A \neq 0,0086A$$

Son muy diferentes

El procedimiento de cálculo es igual, solo que tengo en cuenta V_A

← por lo que no es

despreciable. (hay que volver a calcular)

$$I_C = 200 \cdot 93\mu A \left(1 + \frac{5,7V}{100V}\right) = 9,0902\mu A \approx 8,6\mu A$$

Son de orden

similares, por lo

que es un error

despreciable.

En este caso no se pide

volver a calcular, pero si uno debiera volver

a plantear el ejercicio de nuevo tiene de

se cuenta la figura los d dependen de V_A .

También en algún caso puede resultar útil iterar.



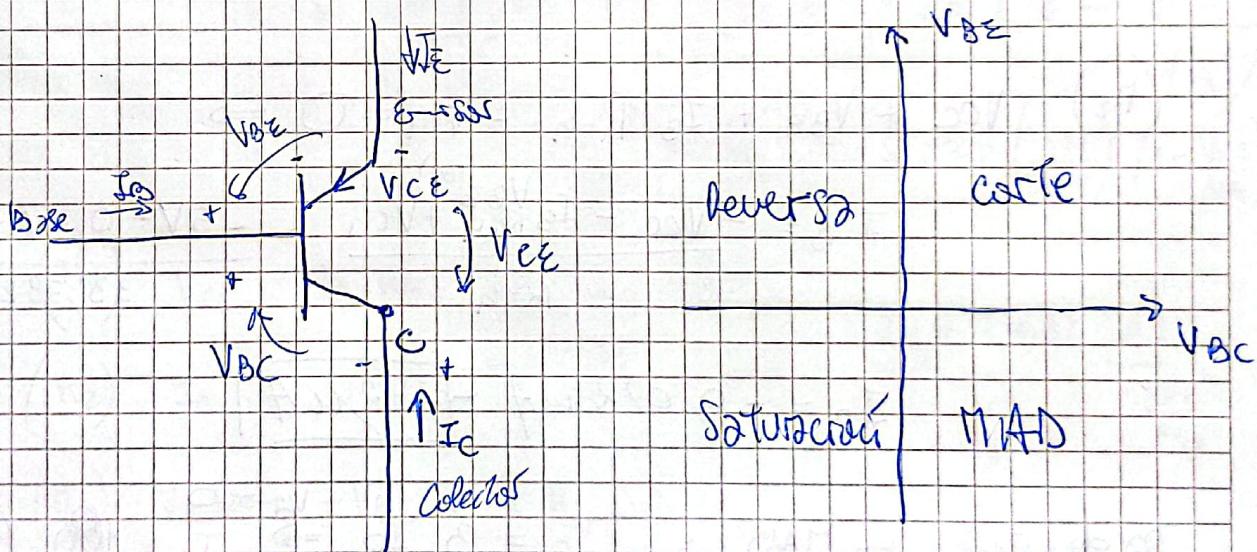
8. TBJ PNP con $\beta = 80$ y $V_A \rightarrow \infty$

2) $R_{B1} = 50\text{k}\Omega$; $R_{B2} = 100\text{k}\Omega$; $R = 210\text{\textmu}\Omega$ y $V_{CC} = 5\text{V}$

El ejercicio es muy similar a los anteriores.
Sólo que ahora se trata de un PNP.
Su funcionamiento es muy similar al del NPN con algunas diferencias.

$$I_C = -I_S \exp\left(\frac{-V_{BE}}{V_{TH}}\right)$$

$$I_E = -I_C - I_S$$



En MAD $V_{BC} > 0$ y $V_{BE} < 0$

Vale que

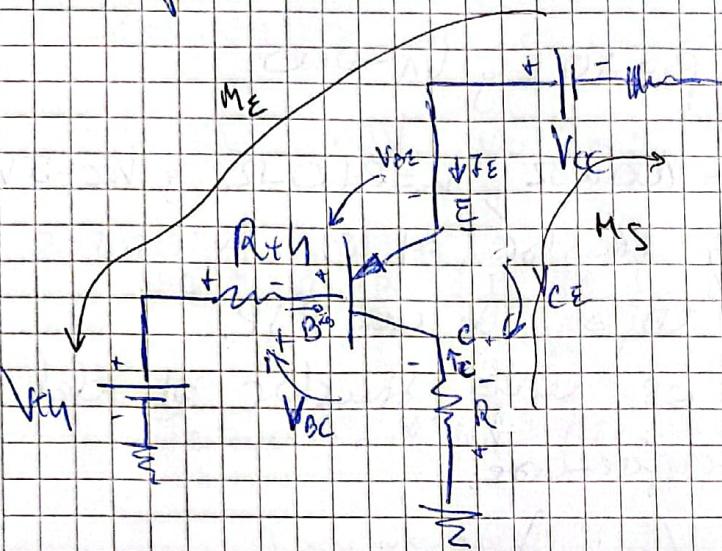
$$V_{BC(on)} = -0,5\text{V}$$

$$\underline{V_{BE(on)} = -0,2\text{V}}$$

$$\frac{V_{BC} > V_{BC(on)}}{V_{CE} < V_{CESAT}}$$

$$V_{CE} = V_{BE} - V_{CB} \Rightarrow V_{CESAT} = -0,2\text{V}$$

De forma similar al 1), pero ahora para un PNP



$$V_{th} = \frac{V_{cc}}{R_{B1} + R_{B2}} = \frac{5V}{100k\Omega + 150k\Omega} = 3,33V$$

$$V_{th} = 3,33V$$

$$R_{th} = \frac{R_{B1} + R_{B2}}{\beta_{th}} = \frac{100k\Omega + 150k\Omega}{500} = 33,33k\Omega$$

Planteo malla de entradas

$$(M_E) V_{cc} + V_{BE} + I_B R_{th} - V_{th} = 0 \Rightarrow$$

$$I_B = \frac{-V_{cc} - V_{BE}^{(on)} + V_{th}}{R_{th}} = \frac{-5V - 0,7V + 3,3V}{33,33k\Omega} = -0,072mA$$

$$I_B = -0,072mA = \boxed{-72\mu A}$$

$$\text{Dado que en MAD: } I_C = \beta I_B \Rightarrow I_C = 80 \cdot (-72\mu A) = -5,76mA$$

$$\boxed{I_C = I_C(\text{MAD}) = -5,76mA}$$

$$(M_S) \therefore -I_C R - V_{CE} - V_{cc} = 0$$

$$+ 5,76mA \cdot 210\Omega - V_{CE} - 5V = 0 \Rightarrow \boxed{V_{CE} = -3,7904V}$$

es 15% menor
que MAD

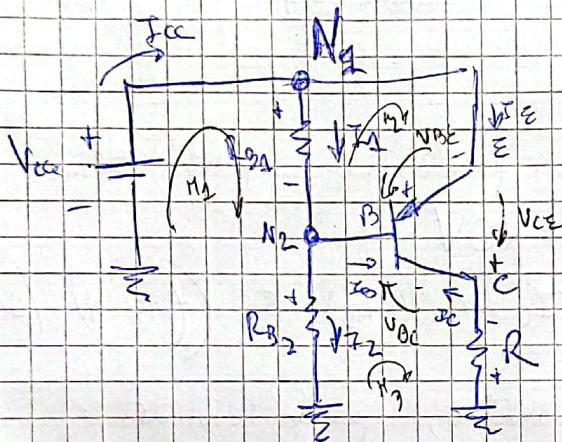
$$V_{CE} < V_{CE,SD} = -0,2V$$

El punto de trabajo Q es:

$$Q = (I_C, V_{CE}) \Rightarrow Q = (-5, 76mA; -3, 79V)$$

(b) De forma similar, pero ahora resuelto por nodos:

$$V_{CE} = V_{BE} - V_{CB}$$



$$(N_1) I_e + I_1 = I_{cc}$$

$$(N_2) I_2 + I_{CB} = I_1$$

A demás

$$I_C = \beta I_B \left(1 - \frac{V_{CE}}{V_A} \right)$$

$$I_C = -I_S \exp\left(\frac{-V_{BE}}{V_T}\right) \left(1 - \frac{V_{CE}}{V_A} \right)$$

$$(M_1) V_{CC} - I_1 R_{B1} - I_2 R_{B2} = 0$$

$$(M_2) I_1 R_{B1} + V_{BE} = 0,7V$$

$$(M_3) I_2 R_{B2} - V_{BC} + I_C R = 0$$

$$\underbrace{= VR}_{= 2,8V} = I_C \cdot R \Rightarrow I_C = 11,9mA$$

Entonces:

$$I_C = \beta \cdot I_B \Rightarrow I_B = \underbrace{148,81 \mu A}_{V_A \rightarrow 200}$$

$$I_B = -I_S \exp\left(\frac{-V_{BE}}{V_T}\right)$$

$$I_B = -\frac{V_{BE}}{R_{B1}} = \frac{0,7V}{R_{B1}}$$

$$\underbrace{= 0,7V}_{= -0,7V} \quad \underbrace{= 5V}_{= 0,7V} \quad \underbrace{= 100k\Omega}_{= 100k\Omega}$$

$$Molar \Rightarrow I_B = -\frac{V_{BE}(0)}{R_{B1}} = -\frac{V_{CC} + V_{BE}(0)}{R_{B1}} - I_2 \cdot R_{B2} = 0$$

$$\boxed{|I_2 = 43\mu A| \Leftrightarrow 4,3V = I_2 \cdot R_{B2}}$$

$$J_S = 43 \mu A + 148,81 \mu A = 1,9284 \cdot 10^{-4} \approx 0,192 \mu A$$

Reemplazo en (M_2):

$$Q | 192 \mu A, R_{BS1} = 0,7V$$

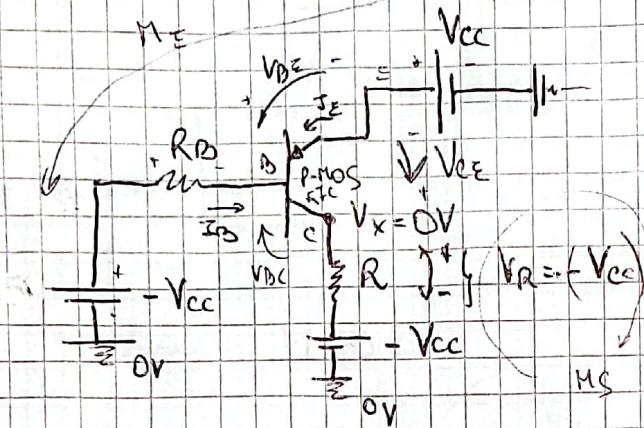
$$\boxed{R_{B1} = 3649,44 \Omega}$$

c) El procedimiento es idéntico, pero debes tener en cuenta $V_A = 20V$

$$J_{B2} = -72 \mu A \Rightarrow I_C = I_C(MAD) = 80 \cdot \left(\frac{-72 \mu A}{1 + \frac{V_{CE}}{V_A}} \right) \quad \begin{matrix} V_{CE} \\ = 20V \end{matrix}$$

Dado que los resultados son malos y resolver, puede resultar
utilizar iterar.

9. El circuito se puede redibujar como:



Supongo MAD y plantee malas.

$$M \leq V_{CC} + V_{BE} + I_{DS}R_D - (-V_{CC}) = 0$$

$$-\frac{10V - 0.7V}{I_B} = R_B \quad (1)$$

$$M_S = -V_{CC} + I_C R - V_{CE} - V_{CC} \Rightarrow$$

$$-10V = V_{CE} - I_C R_C \quad (2)$$

$$\boxed{V_A = I_C R_C = -5V} \Rightarrow \boxed{\begin{aligned} R_C &= 100\Omega \\ I_C &= -0,05A \end{aligned}}$$

Rephrasing en(2) to one

$$V_{CE} = -5 \text{ V} \quad | \quad V_{CE_{SAT}} = -0,2 \text{ V} \quad \checkmark \quad \text{estd er MAD (PNP)}$$

$$\text{Umrechnung der Gleichung } R_B = \frac{I_C}{I_S} = \frac{300}{1,67 \cdot 10^{-4}} = 180 \text{ k}\Omega$$

$$\frac{V_{R_B}}{R_B} = 1,67 \cdot 10^{-4} A \cdot 55800 \Omega = 9,3 V$$

$$\boxed{V_{R_B} = 9,3 V}$$

$$V_{BC} = V_{BE} - V_{CE} = -0,7 V - (-5 V) = 4,3 V$$

$$\boxed{V_{BC} = 4,3 V}$$

Dada la ley de conservación de la carga:

$$I_E + I_B + I_C = 0 \Rightarrow I_E + 1,67 \cdot 10^{-4} A - 0,05 A = 0$$

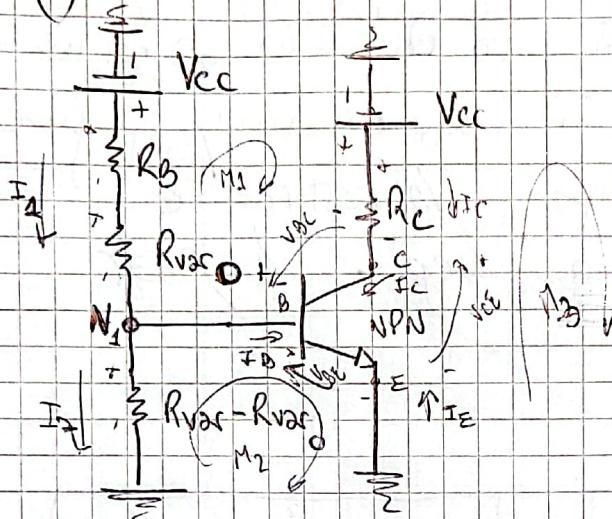
$$\Rightarrow \boxed{I_E = 0,04983 A} \quad \text{o, lo que es lo mismo,}$$

$$\boxed{I_E = 49,83 \mu A}$$



10. Plantea un circuito equivalente

(2)



$$\beta = 500$$

$$V_A = 20 \text{ V}$$

$$V_{cc} = 6 \text{ V}$$

$$R_B = 118 \text{ k}\Omega$$

$$R_{var} = 20 \text{ k}\Omega$$

$$V_{BE(on)} = 0,2 \text{ V}$$

$$V_{CE} \approx 0,2 \text{ V}$$

Hay varias restricciones:

- valor del potenciómetro

- R_C debe tener un valor que este en MAD
el circuito

- $V_{BE(on)} = V_{BE} = 0,2 \text{ V}$ para la corriente máxima.

Plantea ecuaciones y el modo N_1 :

los factores se cancelan

$$M_1) (R_B + R_{var}) I_2 + V_{AC} - I_C R_C = 0$$

$$M_2) I_2 (R_{var} - R_{var}) - V_{BE} = 0$$

$$M_3) V_{CE} + I_C R_C - V_{cc} = 0$$

$$M_4) -I_A (R_B + R_{var}) - I_2 (R_{var} - R_{var}) + V_{cc} = 0$$

$$N_1) I_A = I_2 + I_B$$

Además, DEBE estar en MAD, por lo que:

$$I_C = \beta \cdot I_B \left(1 + \frac{V_{CE}}{V_A} \right) \quad (1)$$

(10 pide el ejercicio)
para la corriente máxima

Notar que I_C será mayor si aumenta la corriente de Base, esto sucederá si R_{B2} es muy pequeña, es decir 0Ω , puesto que la corriente será menor hacia trama negra de pasar por R_{B2} .

Reemplazo en (M2):

$$I_2 (20k\Omega) = 0,7V \Rightarrow I_2 = 3,5 \cdot 10^{-5} A$$

Reemplazo en (M4)

$$-I_A (118000\Omega + 0\Omega) - 3,5 \cdot 10^{-5} A (20000\Omega - 0\Omega) + 6V = 0$$

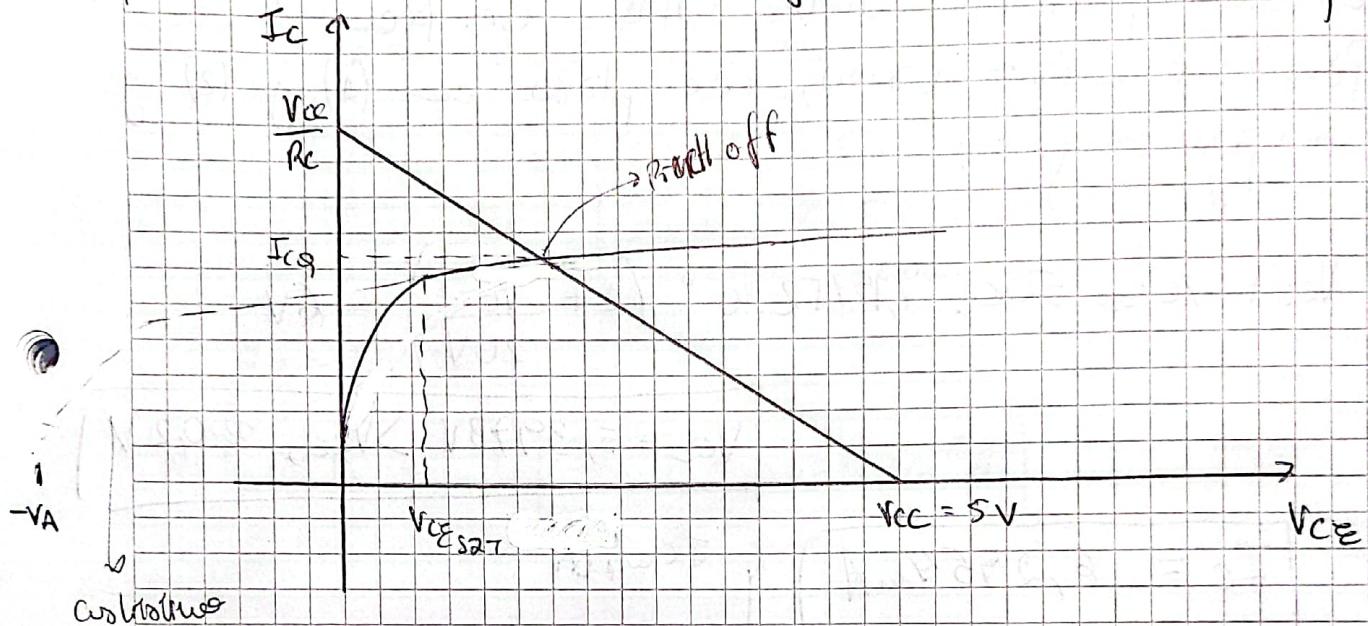
despejo I_A por:

$$I_A = 4,4945 \cdot 10^{-5} A$$

Planteo el modo N1 despejando:

$$I_A = I_2 + I_3 \Rightarrow I_3 = 9,9782 \mu A$$

Para obtener un valor de R_C se propone plantear la recta de carga del transistor así que:



calcular aprox una R_C que este en MÁS I_C :

$$\text{Si } V_{CE} = V_{CE_{SAT}} \approx 0,2V$$

$$I_C = I_{x,i} = -\frac{1}{R_C} V_x + \frac{V_{CC}}{R_C} \quad (2) \quad (\text{notar que se deduce de (M}_3\text{)})$$

Para obtener el valor máximo que juega de tener R_C para que este en MÁS, dado que cuanto menor sea R_C , mayor será I_C , toma $V_{CE_{SAT}} \approx 0,2V$

y reemplaza en (2):

$$I_{C_{SAT}} = 500 \cdot 9,9452 \cdot 10^{-6} A \left(1 + \frac{0,2V}{20V} \right)$$

$$I_{C_{SAT}} = 5,0072 \mu A \quad \text{y reemplaza en (2)}$$

$$5,0072 \mu A = \left(-0,2V + 6V \right) \frac{1}{R_C} \Rightarrow R_{C_{max}} \approx 1158,34 \Omega$$

Tomas, ver ejemplo
anterior.

1100 μ A como bajar

entonces, un valor posible puede ser
calcular para el nuevo valor de R_C

$$R_C = 100 \Omega \text{ (resistor)}$$

Para este nuevo valor, reemplazo en (1) y (2) y
despejo tal que:

$$V_{CE} + 100 \cdot 500 \cdot 9,973 \cdot 10^{-6} \left(1 + \frac{V_{CE}}{20V} \right) = 6V$$

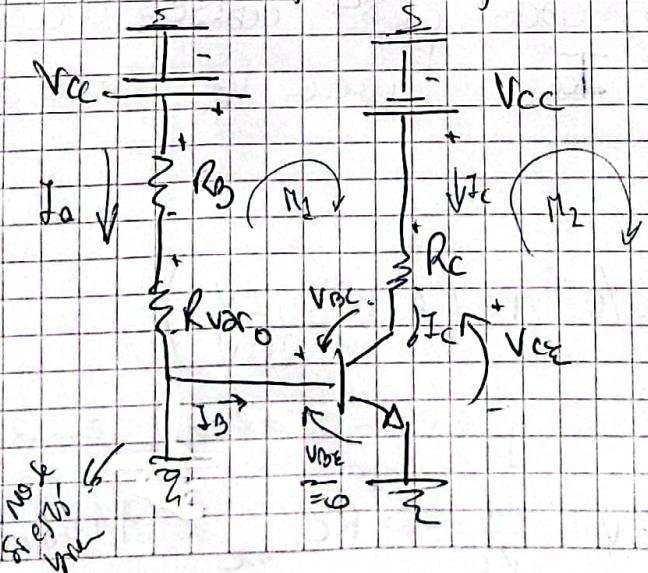
$$V_{CE} = 5,3973V \quad > V_{CE\text{sat}} \approx 0,2V$$

$$I_C = 6,295 \mu A \quad | \quad I_{C\text{máx}}$$

Para obtener el valor $I_{C\text{máx}}$, $R_{VBE_0} = 20k\Omega$
y $R_{VCE} = 0\Omega$. R_C se multiplica por 100

Voltajes de I_C y V_{CE} cambian.

A demás $V_{BE} = 0V$, la tendrán en B y en E
es 0V puesto que están conectados a tierra.



Dado que $V_{BE} = 0 \Rightarrow$

$$V_{CE} = -V_{BC} + V_{BE}$$

$$V_{CE} = -V_{BC} = 0$$

$$M_1) I_a (R_b + R_{var0}) + V_{BC} - I_c R_c = 0$$

$$M_2) I_c R_c - V_{CC} + V_{CE} = 0$$

$$(M_1) \quad I_A (R_B + R_{VBE}) - V_{CE} - I_C R_C = 0$$

$$(M_2) \quad I_C R_C - V_{CE} + V_{CE} = 0$$

$$I_A (118000\Omega + 2000\Omega) = 6V$$

$$| I_A = 4,3478 \cdot 10^{-5} A |$$

$$R_C = 100\Omega$$

$$(N_1) \quad I_A = | I_B = 4,3478 \cdot 10^{-5} A |$$

Entonces, planteo de que:

$$I_C = \beta I_B \left(1 + \frac{V_{CE}}{20V} \right) \quad \text{reemplazando } (N_1) \text{ en } (M_2)$$

$$400 \cdot 4,3478 \cdot 10^{-5} A \left(1 + \frac{V_{CE}}{20V} \right) \cdot 100\Omega - 6V + V_{CE} = 0$$

$$\Rightarrow | V_{CE} = 3,45V |$$

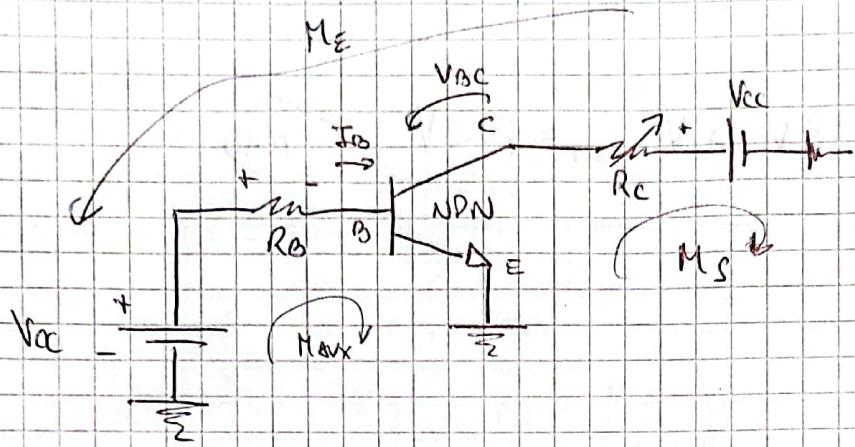
por lo que $| I_{C_{max}} = 25,49 \mu A |$

- (b) Para medir la corriente I_C se procede de la siguiente manera:
 Directamente sobre el resistor R_C (amperímetro)
 Por otro lado, la tensión V_{BE} se procede de medir con los resistores variables
 y se coloca entre ellos un puente para permitir
 y el negativo en tierra ya que el modo "E"
 está conectado a tierra.

c) Se puede obtener el punto de punch-off, el punto de trabajo, variando la sección de los puntos de la curva de salida I_C vs. V_{CE} .



11. 2) Dibujar circuito equivalente:



$$V_{BE} = V_{BE}(\alpha) = 0,7 \text{ V}$$

$V_A \rightarrow \infty$ (desprecia Early)

$$R_b = 100 \text{ k}\Omega$$

R_c es variable entre 500Ω

$$V_{CC} = 5 \text{ V}$$

$$\beta = 100$$

$$(M_E): V_{CC} - V_{CE} - I_C R_C + V_{BC} + I_B R_B = 0$$

$$(M_S): V_{CE} + I_C R_C - V_{CC} = 0 \quad (\text{recta de equilibrio})$$

$$(M_{AUX}): V_{CC} - I_B R_B - V_{BE} = 0$$

$$I_C = I_B \cdot \beta \left(1 + \frac{V_{CE}}{V_A} \right) = I_B \cdot \beta$$

$$M_{AUX}: 5 \text{ V} - I_B \cdot 100.000 \Omega - 0,7 \text{ V} = 0 \Rightarrow I_B = 43 \mu\text{A}$$

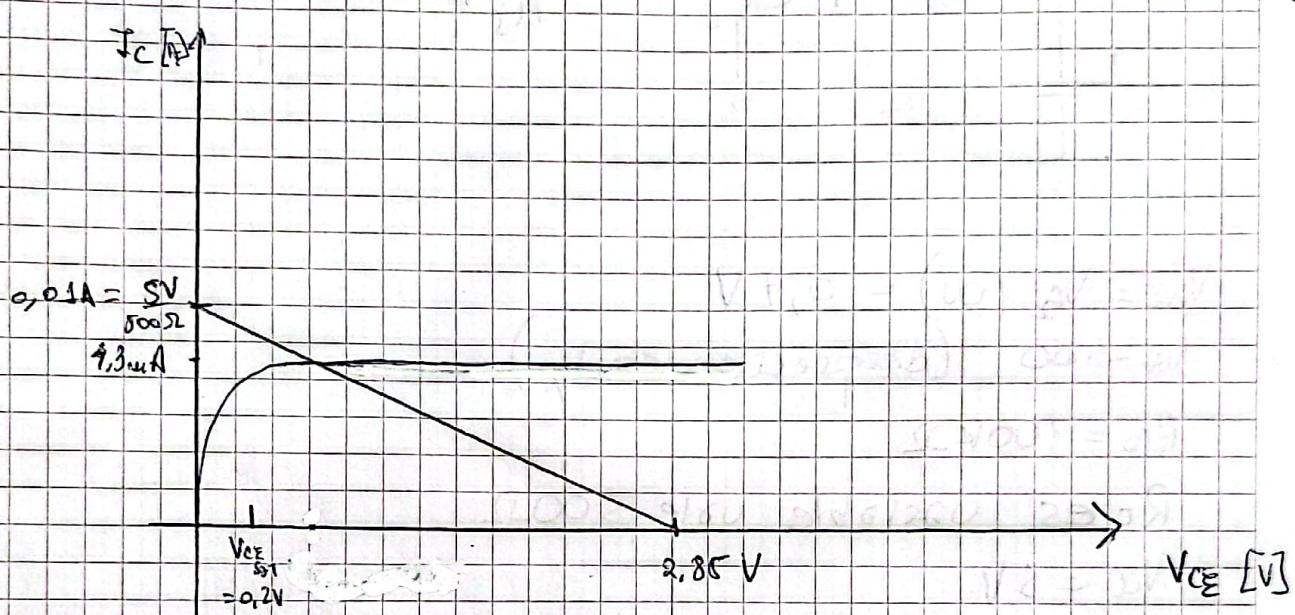
$$I_C = 100 \cdot 43 \mu\text{A} = 4,3 \text{ mA}$$

Recta de carga:

$$1,3 \text{ mA} = I_C(MAO) = I_C = -\frac{1}{R_C} V_{CE} + \frac{V_{CC}}{R_C} = -\frac{1}{500\Omega} V_{CE} + \frac{5V}{500\Omega}$$

despejo tal que:

$$V_{CE} = 2,85V \rightarrow V_{CE_{sat}} = 0,2V \quad \text{MAO.}$$



b) cambie R_C (tal que) para es mucho mayor
a la anterior, por lo que dejará de estar en MAO,
y de esta forma se expresa: $V_{CE} \approx 0,2V$ tal que:

$$I_C \approx -\frac{1}{10^4} 0,2V + \frac{5V}{10^4} \approx \boxed{4,8 \cdot 10^{-4} A}$$

c) En MAD $V_{BE} = V_{BE(on)} = 0,7V$

Planteando la ecuación de Max:

$$\frac{5V - 0,7V}{118000} = \boxed{I_B = 3,6441 \cdot 10^{-5} A}$$

En MAD no cambia

$$I_C = I_B \cdot 100 \cdot \left(1 + \frac{V_{CE}}{20V}\right)$$

Para el umbral colgante $V_{CE} \approx 0,2V$

$$\boxed{I_{Cmin} = 3,6805 \text{ mA}} \quad \text{de la recta de ajuste}$$

$$\boxed{R_C \approx 1300 \Omega}$$

Para I_{Cmax}

$$I_C = 3,6441 \cdot 10^{-5} A \cdot \left(1 + \frac{V_{CE}}{20V}\right)$$

El valor extremo de V_{CE} es más allá del umbral por la fuente (Nunca pierde entre los MOS) de 5V que es el valor de la tensión.

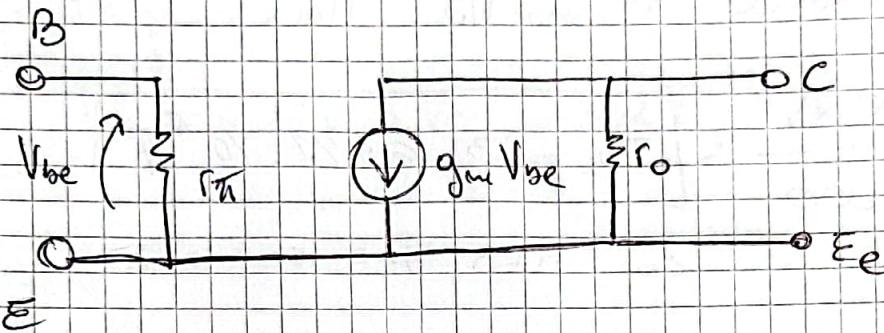
$$\boxed{I_{Cmax} = 1,5581 \text{ mA}}$$

para obtener el R_{Cmax} :
(recta de ajuste).

Esto solo sucede si $R_C = 0$
nunca sería "infinito".

• Parte III: Pequeña Señal

12. a) Punto bajas frecuencias:



Transistor de planar:

$$g_{mu} = \frac{I_{CQ}}{\left[\Omega \right] \frac{kT/q}{F_{EQ}}} = \frac{100 \cdot 10^{-6} A}{25,9 \cdot 10^3 V} = 3,861 \cdot 10^{-3} \Omega^{-1}$$

Resistencias de entrada:

$$r_{in} = \frac{kT/q}{F_{EQ}} = \beta \frac{kT/q}{I_{CQ}} = \frac{\beta}{g_{mu}} = 32375 \Omega$$

Resistencia de salida:

$$\beta_F = \frac{I_C}{I_B} = \frac{\frac{D_m}{W_B N_{A,B}}}{\frac{D_p}{W_E N_{D,E}}} = \frac{D_m W_E N_{D,E}}{D_p W_B N_{A,B}}$$

$$\beta_F = 10 \text{ cm}^2/\text{s} \cdot 280 \text{ m} \text{M.} \cdot 2,5 \cdot 10^{18} \text{ cm}^{-3}$$

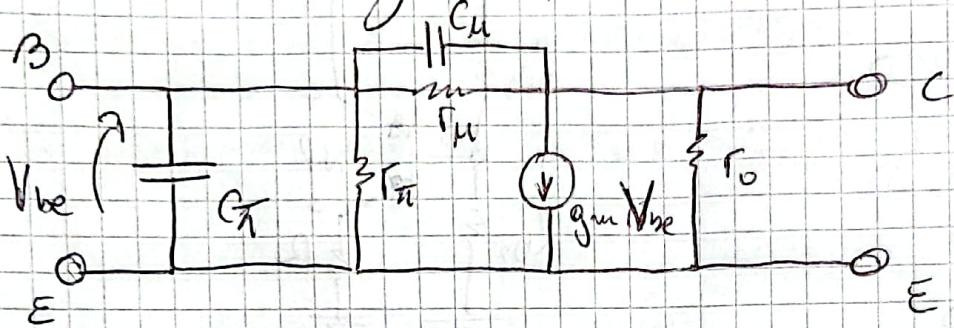
$$8 \text{ cm}^2/\text{s} \cdot 300 \text{ m} \text{m} \cdot 1 \cdot 10^{17} \text{ cm}^{-3}$$

$$\boxed{\beta_F = 125}$$

Resistencia de salida:

$$r_o = \frac{V_A}{I_{CQ}} \approx \frac{V_A}{I_{CQ}} = \frac{35 \text{ V}}{100 \cdot 10^{-6} \text{ A}} = \boxed{350000 \Omega}$$

b) Para el circuito de altas frecuencias
se suman 2/3 más parámetros:



A los parámetros obtenidos anteriormente se suman:

Resistencia de representación:

$$r_\mu > \beta_0 r_o \quad \left\{ \begin{array}{l} r_\mu = \beta r_o = 43,75 M\Omega \end{array} \right.$$

Capacidad Base-Emiter:

$$C_{\pi} = C_{dBE} = \gamma_T g_m = 20 nS \cdot 3,862 \cdot 10^{-3} \frac{1}{\Omega}$$

$$\boxed{C_{\pi} = 7,722 \cdot 10^{-11} F}$$

Capacidad Base-Colección:

$$C_{\mu} = C_{dBC} = \frac{G_{BCO}}{\sqrt{1 + \frac{V_{CB}}{\varphi_B}}}$$

$$C_{\mu} =$$

13. El circuito equivalente de transistores es el mismo que para el 12.(2)

$$R_{B_2} = 100 \text{ k}\Omega$$

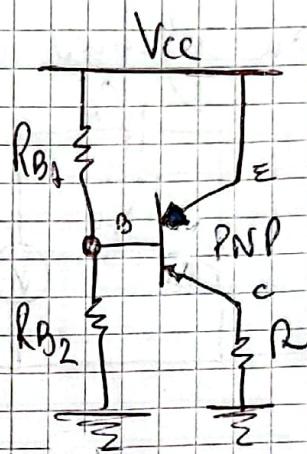
$$R_{B_1} = 80 \text{ k}\Omega$$

$$R = 200 \Omega$$

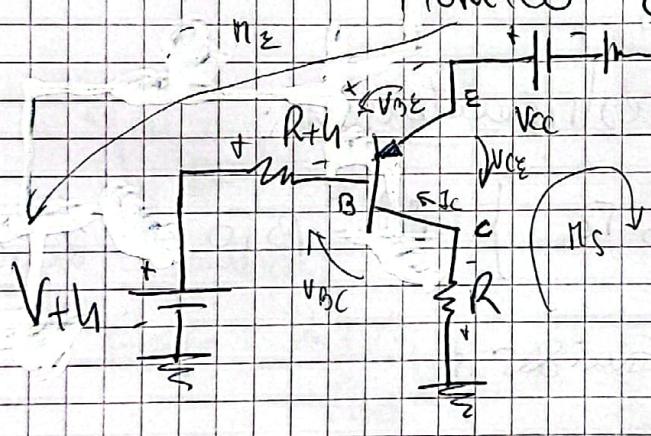
$$V_{CC} = 5 \text{ V}$$

$$\beta = 300$$

$$V_A = 60 \text{ V}$$



Planteo del eq. por theorem:



$$R_{th} = \frac{R_{B_1} \cdot R_{B_2}}{R_{B_1} + R_{B_2}} = [44,44 \text{ k}\Omega]$$

$$V_{th} = V_{CC} \cdot \frac{R_{B_2}}{R_{B_1} + R_{B_2}} = [2,22 \text{ V}]$$

$$M_E) V_{CC} + V_{BE} + I_B R_{th} - V_{th} = 0$$

$$M_S) - I_c R - V_{CE} - V_{CC} = 0$$

$$I_C = \beta I_B \left(1 - \frac{V_{CE}}{V_A}\right) \quad (4)$$

Siguiendo MAS: $V_{BE} = V_{BE(on)} = -0,2V$

$$\text{de } (M_E) \Rightarrow 5V - 2,22V + 0,2V + I_B \cdot 34,44k\Omega = 0$$

$$\boxed{I_B = -0,0468mA}$$

Reemplazar con (4) y (M_S)

$$-300 \cdot (-0,0468mA) \left(1 - \frac{V_{CE}}{60V}\right) - 200\Omega - V_{CE} - 5V = 0$$

despejo ...

$$V_{CE} = -2,09V < -0,2V \quad \checkmark$$

$\underbrace{}_{V_{CE\text{sat}}}$

$$I_C = 300 \cdot (-0,0468 \cdot 10^{-3}) \left(1 - \frac{V_{CE}}{60V}\right)$$

$$\boxed{I_C = -0,0275A}$$

$$\boxed{V_{CE} = -2,09V}$$

$$g_m = -\frac{I_{CQ}}{V_{CE}}$$

Transconductancia: $g_m = \frac{-0,0275A}{25,9mV} = \boxed{0,55984mA}$

Resist. de entrada:

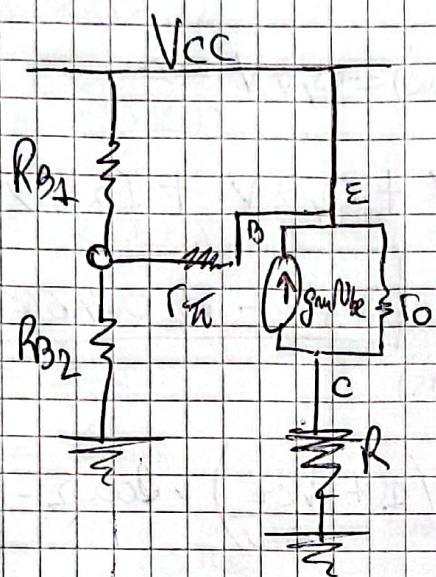
$$R_{in} = \frac{300}{g_m} = 535862\Omega$$

Resist. de salida:

$$R_o = \frac{V_A}{-I_{CQ}}$$

$$R_o = \frac{60V}{-0,0275A} = \boxed{2137,93\Omega}$$

Se reemplaza con el circuito equivalente en el
circuito de fuente que , dado que $V_{be} = 0.5mV$



$$g_m V_{be} = 2.7992 \mu A$$